

#2

Attorney Docket No. 1614.1219

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of:

Tsuyoshi ANDOH

Application No.:

Group Art Unit:

Filed: February 25, 2002

Examiner:

For: RECORD AND PLAYBACK APPARATUS, AND THE METHOD

**SUBMISSION OF CERTIFIED COPY OF PRIOR FOREIGN  
APPLICATION IN ACCORDANCE  
WITH THE REQUIREMENTS OF 37 C.F.R. § 1.55**



Assistant Commissioner for Patents  
Washington, D.C. 20231

Sir:

In accordance with the provisions of 37 C.F.R. § 1.55, the applicant(s) submit(s)  
herewith a certified copy of the following foreign application:

Japanese Patent Application No. 2001-148058


Filed: May 17, 2001

It is respectfully requested that the applicant(s) be given the benefit of the foreign filing  
date(s) as evidenced by the certified papers attached hereto, in accordance with the  
requirements of 35 U.S.C. § 119.

Respectfully submitted,

STAAS & HALSEY LLP

Date: February 25, 2002

By:   
H. J. Staas  
Registration No. 22,010

700 11th Street, N.W., Ste. 500  
Washington, D.C. 20001  
(202) 434-1500

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

J1046 U.S. PRO  
10/080411  
02/25/02

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日  
Date of Application:

2001年 5月17日

出 願 番 号  
Application Number:

特願2001-148058

出 願 人  
Applicant(s):

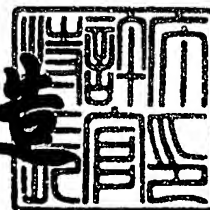
富士通株式会社

CERTIFIED COPY OF  
PRIORITY DOCUMENT

2001年11月16日

特許庁長官  
Commissioner,  
Japan Patent Office

及川耕造



出証番号 出証特2001-3100277

【書類名】 特許願

【整理番号】 0140251

【提出日】 平成13年 5月17日

【あて先】 特許庁長官 及川 耕造 殿

【国際特許分類】 G06F 12/00

【発明の名称】 記録再生装置及び方法

【請求項の数】 10

【発明者】

    【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

    【氏名】 安藤 毅志

【特許出願人】

    【識別番号】 000005223

    【氏名又は名称】 富士通株式会社

【代理人】

    【識別番号】 100070150

    【住所又は居所】 東京都渋谷区恵比寿4丁目20番3号 恵比寿ガーデンプレイスタワー32階

    【弁理士】

    【氏名又は名称】 伊東 忠彦

    【電話番号】 03-5424-2511

【手数料の表示】

    【予納台帳番号】 002989

    【納付金額】 21,000円

【提出物件の目録】

    【物件名】 明細書 1

    【物件名】 図面 1

    【物件名】 要約書 1

    【包括委任状番号】 9704678

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 記録再生装置及び方法

【特許請求の範囲】

【請求項1】 情報を符号化して記録媒体へ記録する記録再生装置において

記録媒体に設けられた所定の管理領域に、情報を符号化した時の時間情報、記録単位に付与可能なインデックス情報、記録単位を逆方向に連結する逆方向ポインタの少なくとも1つを含む管理情報を記録する記録再生装置。

【請求項2】 前記所定の管理領域はFAT (File Allocation Table) 領域であり、前記管理情報は該FAT領域内部に設けられている請求項1記載の記録再生装置。

【請求項3】 前記管理情報を記録する所定の管理領域は、FAT (File Allocation Table) 領域とは別個に設けられた領域である請求項1記載の記録再生装置。

【請求項4】 前記管理情報を記録する所定の管理領域は、FAT (File Allocation Table) 領域とは別個に設けられた領域であって、前記時間情報、インデックス情報及び逆方向ポインタ毎に設けられている請求項1記載の記録再生装置。

【請求項5】 前記所定の管理領域はFAT (File Allocation Table) 領域であり、前記管理情報は該FAT領域内部に設けられているFATエントリタグを構成する情報である請求項1記載の記録再生装置。

【請求項6】 前記管理情報は前記時間情報を含み、外部から指定された時間と前記時間情報を比較することで、指定された時間に対応する記録単位から再生動作を開始させる制御部を有する請求項1記載の記録再生装置。

【請求項7】 前記管理情報は前記時間情報を含み、外部から指定された指定時間間隔と前記時間情報を比較することで、指定された時間間隔に対応する記録単位を含む再生動作を行なわせる制御部を有する請求項1記載の記録再生装置。

【請求項8】 前記管理情報は前記インデックス情報を含み、外部から指定

されたインデックス情報と記録されている前記インデックス情報とを比較することで、指定されたインデックス情報に対応する記録単位を含む再生動作を行わせる制御部を有する請求項 1 記載の記録再生装置。

【請求項 9】 前記管理情報は前記逆方向ポインタを含み、外部から指定された逆方向ポインタと前記記録されている逆方向ポインタとを比較することで、指定された逆方向ポインタで指示される記録単位から再生動作を行わせる制御部を有する請求項 1 記載の記録再生装置。

【請求項 10】 情報を符号化して記録媒体へ記録する記録再生方法において、

記録媒体に設けられた所定の管理領域に格納されている管理情報であって、情報を符号化した時の時間情報、記録単位に付与可能なインデックス情報、記録単位を逆方向に連結する逆方向ポインタの少なくとも 1 つを含む管理情報に従い再生動作を行う記録再生装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は記録再生装置に関し、より詳細には、映像又は音声などの情報を M P E G 2 方式などで符号化して記録媒体へ記録する記録再生装置において、情報の記録を管理するファイルシステムの制御に関する。

【0002】

近年、アナログ放送を M P E G 2 方式を用いてデジタルで符号化し、ランダムアクセス可能なハードディスクなどの記録媒体へ記録し、それを再生する記録再生装置が開発されている。ハードディスクに代表されるランダムアクセス可能な蓄積媒体は、シーケンシャルアクセスのテープ媒体に比較して高速に検索することができ、ユーザアクションに対する高速な再生が可能である。

【0003】

情報の記録はファイル形式で行なわれ、ファイルシステムが情報の記録再生を管理する。

【0004】

## 【従来の技術】

図1に、従来のファイルシステムを示す。記録媒体上に、ディレクトリ（D I R）領域10、FAT（F i l e A l l o c a t i o n T a b l e）領域11、及びディスク（D I S K）領域12が設けられている。D I R領域10とFAT領域11はファイル管理情報である。ファイルシステムは、このファイル管理情報を用いてファイルの記録や再生などの様々なファイル管理を行なう。

## 【0005】

D I R領域10には、D I Rエントリタグ（nバイト）がファイルに対応した数だけ存在する。D I Rエントリタグの内容はファイル名、作成日時、ファイルサイズ、先頭FATポインタなどである。FAT領域11は、FATエントリタグ（mバイト）を有する。1つのファイルは、D I S K領域12中に格納されたクラスタ（記録単位）で構成される。各クラスタはFATエントリタグで連結されている。FAT領域11のサイズは以下の通り求まる。

## 【0006】

$$\text{FAT領域サイズ} = (\text{ハードディスク容量} / 1 \text{ クラスタサイズ}) \times 1 \text{ FATエントリサイズ}$$

例えば、FATエントリ数は下記条件の場合、下記の通りである。

## 【0007】

ハードディスク容量	: 27 G b y t e s
1 クラスタサイズ	: 1 M b y t e s
1 FATエントリサイズ	: 2 b y t e s (m=2)
FAT領域サイズ	: 52 k b y t e s

図2に示すように、D I Rエントリタグに記述されている先頭FATエントリタグへのポインタが基点となり、次に使用されるクラスタのポインタがFAT領域11に格納される。各FATエントリタグの“1”、“2”、“3”がポインタ14aの値である。D I Rエントリタグはポインタ値“1”を示す。このポインタ値を有する先頭のFATエントリのポインタ14aは、次のFATエントリを示すポインタ値“2”を有する。最後のクラスタに対応するFATエントリタグのポインタは、そのファイルの終りを示す終端コード（例えばn u l l）とな

る。従って、実際の符号化されたMPEG2データは必ず、先頭FATエントリタグへのポインタからいもずる方式でアクセスできる。

#### 【0008】

##### 【発明が解決しようとする課題】

記録されたデータは一般に、可変長符号化を用いて符号化される。固定ビットレートで符号化された場合は、そのビットレートから簡単な計算式で任意のFATエントリを検索することが可能である。これに対し、可変ビットレートで記録された場合には情報量が一定でない。よって、時間検索による頭だし再生を行なう場合に、正確な時間を指示することが困難である。つまり、情報量とデコード再生画像が対応しない。従って、可変ビットレートで記録した場合には、ユーザ指示による正確なタイムサーチ検索が行なえないという問題点が発生していた。このように、従来技術では通常の再生以外にユーザにとって便利な再生方式を具備していないという問題点があった。

#### 【0009】

従って、本発明は上記従来技術の問題点を解決し、使い勝手の良い再生方式を具備した記録再生装置及び方法を提供することを目的とする。

#### 【0010】

##### 【課題を解決するための手段】

本発明は、情報を符号化して記録媒体へ記録する記録再生装置において、記録媒体に設けられた所定の管理領域に、情報を符号化した時の時間情報、記録単位に付与可能なインデックス情報、記録単位を逆方向に連結する逆方向ポインタの少なくとも1つを含む管理情報を記録する記録再生装置である。

#### 【0011】

情報を符号化した時の時間情報、記録単位（例えばクラスタに相当する）に付与可能なインデックス情報、記録単位を逆方向に連結する逆方向ポインタの少なくとも1つを所定の管理領域に記録するので、これらを利用した使い勝手のよい再生方式を実現することができる。例えば、記録単位に符号化した時の時間、換言すれば記録時の時間が記録されるので、可変ビットレートで記録した場合であっても、ユーザ指示による正確なタイムサーチ検索が行なえる。

## 【0012】

## 【発明の実施の形態】

以下、本発明の実施の形態及び実施例について順を追って説明する。

(第1の実施の形態) 図3は、本発明の第1の実施の形態によるファイルシステムを示す。記録媒体上に、ディレクトリ(DIR)領域13、FAT(File Allocation Table)領域14、及びディスク(DISK)領域15が設けられている。DIR領域13とFAT領域14はファイル管理情報である。ファイルシステムは、このファイル管理情報を用いて様々なファイル管理を行なう。FAT領域14の構成が図1に示す従来のFAT領域11とは異なり、DIR領域13及びディスク領域15はそれぞれ、図1に示すDIR領域10及びDISK領域12と同様の構成である。

## 【0013】

FAT領域14の各FATエントリタグは、従来のFATエントリタグ14aに加え、時間情報14bを有する。FATエントリタグの時間情報は、クラスタへ符号化データを記録する時の時間を示す管理情報で、単位は例えば秒である。時間情報14bは、記録再生装置のクロックを使用して得ることができる。

## 【0014】

図4に示すように、DIRエントリタグに記述されている先頭FATエントリタグへのポインタが基点となる。各FATエントリタグは、対応するクラスタの時間情報14bとともに、次に使用されるクラスタのポインタ14aを格納する。図4では、この時間情報14bを記録時間(Record Time)として表示してある。

## 【0015】

各FATエントリタグは例えば、ポインタに2バイト、時間情報に2バイト、合計4バイトで構成される。時間情報14bが2バイト構成で、時間の単位を1秒とすると、65535秒(約18時間)までの時間を表現できる。1つの番組を記録するのに十分である。FAT領域14のサイズは前述した式で求まる。例えば、FATエントリ数は下記条件の場合、下記の通りである。

## 【0016】

ハードディスク容量 : 27 G b y t e s  
 1 クラスタサイズ : 1 M b y t e s  
 1 F A T エントリサイズ : 4 b y t e s  
 F A T 領域サイズ : 104 k b y t e s

以上の通り、本発明の第1の実施の形態では、各クラスタに対応したF A T エントリタグにポインタ14 aと時間情報14 bを同時に記録する。ユーザからのタイムサーチの指示があると、D I R エントリタグに記述された先頭F A T エントリタグへのポインタを基点として、各F A T エントリのF A T エントリタグのポインタに従ってF A T エントリを辿っていく。その際、各クラスタが記録された時間を示す時間情報14 bをタイムサーチで指示された時間と逐次比較する。この比較で、完全に一致又は指示された時間と時間情報14 bとの差が所定範囲内にあるクラスタ（F A T エントリ）を検索する。以下、完全に一致又は指示された時間と時間情報14 bとの差が所定範囲内にある場合を「時間が一致する」と定義する。そして、検索により特定されたクラスタから再生を開始する。従って、可変ビットレートで記録した場合であっても、ユーザ指示による正確なタイムサーチ検索が行なえる。

#### 【0017】

時間情報14 bをクラスタ対応に記録することとしたため、時間を指定する以外に、ある一定間隔の時間を指定して一定間隔で再生する機能を実現することも可能である。指定された時間間隔をF A T エントリタグの時間情報14 bと比較し、指定された時間間隔に相当する記録時間を有するクラスタを特定して、そこから予め決められたデータ量だけ再生する。このデータ量は、ビットレートを勘案して適切に決定する。例えば、早送り機能と同じ動作を実現する場合には、1～2フレームが表示できるデータ量をビットレートから計算して、再生時のデータ量とする。このように、指定する時間間隔を調整することで、指定倍率の倍速再生やスロー再生が実現できる。

#### （第2の実施の形態）

図5及び図6は、本発明の第2の実施の形態によるファイルシステムを示す。これらの図において、図4に示す構成要素と同一のものには同一の参照番号を付

してある。

【 0 0 1 8 】

第 2 の実施の形態は、第 1 の実施の形態で用いている F A T 領域 1 4 の各 F A T エントリタグにインデックス情報 1 4 c を加えた F A T 領域 2 4 を有する。つまり、F A T 領域 2 4 に格納される各 F A T エントリタグは、管理情報として、ポインタ 1 4 a、時間情報 1 4 b 及びインデックス情報 1 4 c を有する。インデックス情報 1 4 c は、ディスクに記録される映像や音声などのコンテンツの内容に応じた効率的検索（頭だし検索）を可能とするもので、例えば 1 からの連番である。

【 0 0 1 9 】

一例として、複数のアーティストが登場する音楽番組においては、番組の記録時に、各アーティストが登場する度にユーザはインデックス情報の入力を記録再生装置に指示する。番組の再生時に、インデックス情報を入力することとしても良い。例えば、インデックス情報の入力をユーザが指示するごとに、インデックス情報 1 4 c は 1 から順にインクリメントする。インデックス情報 1 4 c は、対応するクラスタの F A T エントリタグ内に記録される。他の F A T エントリタグのインデックス情報 1 4 c はブランクとなる。

【 0 0 2 0 】

一例として、各 F A T エントリタグはポインタ 1 4 a は 2 バイト、時間情報 1 4 b は 2 バイト、インデックス情報 1 4 c は 2 バイトの合計 6 バイト構成である。

（第 3 の実施の形態）

図 7 及び図 8 は、本発明の第 3 の実施の形態によるファイルシステムを示す。これらの図において、図 5 に示す構成要素と同一のものには同一の参照番号を付してある。

【 0 0 2 1 】

第 3 の実施の形態は、第 2 の実施の形態で用いている F A T 領域 2 4 の各 F A T エントリタグに、逆方向（B a c k w a r d）ポインタ 1 4 d を加えた F A T 領域 3 4 を有する。つまり、F A T 領域 3 4 に格納される各 F A T エントリタグ

は、管理情報として、ポインタ14a、時間情報14b、インデックス情報14c及び逆方向ポインタ14dを有する。なお、以下ポインタ14aを順方向（Forward）ポインタと称する。

#### 【0022】

逆方向ポインタ14dは、記録する際、各クラスタに対応したFATエン트리タグに書き込まれる。例えば、図8に示すようにFATエン트리タグが連鎖している場合、DIRエン트리タグで示される“1”の先頭FATエントリ34<sub>1</sub>のFATエン트리タグの順方向ポインタ14aは、次のFATエントリ34<sub>2</sub>を示すポインタ値“2”を有する。また、ポインタ値“2”で指示されるFATエントリのFATエン트리タグ内の順方向ポインタ14aは、次のFATエントリ34<sub>3</sub>を示すポインタ値“3”を有する。この場合、FATエントリ34<sub>3</sub>の逆方向ポインタ14dは、直前のFATエントリ34<sub>2</sub>を示すポインタ値“2”（＝“3”－1）を示す。同様に、FATエントリ34<sub>2</sub>の逆方向ポインタ14dは、直前のFATエントリの順方向ポインタ値“1”（＝“2”－1）を示している。ただし、FATエントリ34<sub>1</sub>は先頭FATエントリなので、ポインタ値“1”に代えて所定の先頭コードが記述される。このように、図8の例では、n番目のFATエントリのFATエン트리タグに記述される逆方向ポインタ14dは、n－1番目のFATエントリの順方向ポインタ14aの値を指示している。

#### 【0023】

一旦記録したある1つのファイル（番組）に関して、ユーザからの逆方向の再生要求が発生した場合、図8の例では“3”→“2”→“1”の逆方向ポインタ14dの値に従った読み出しが可能である。例えば、順方向に再生を行なっている場合に、ある時点から逆方向の読み出しが必要になることがある。例えば、順方向ポインタ“2”で指示されるFATエントリ34<sub>2</sub>に対応するクラスタを再生中に逆方向の再生要求が発生した場合は、FATエントリ34<sub>2</sub>の逆方向ポインタ14dを参照することで、簡単にクラスタを逆方向に辿ることができる。

#### 【0024】

FATエン트리タグは、第1の実施の形態で用いられた時間情報14b及び第2の実施の形態で用いられたインデックス情報14cを有している。従って、逆

方向の再生に関する逆方向ポインタ 1 4 d を参照することで、前述した第 1 の実施の形態による時間指定や時間間隔指定による再生や、第 2 の実施の形態による頭だし再生が可能となる。

(第 4 の実施の形態)

図 9 及び図 1 0 は、本発明の第 4 の実施の形態によるファイルシステムを示す。これらの図において、図 8 及び図 9 に示す構成要素と同一のものには同一の参照番号を付してある。第 4 の実施の形態は第 3 の実施の形態を変形したものである。

【 0 0 2 5 】

第 3 の実施の形態では、各 F A T エントリタグが順方向ポインタ 1 4 a、時間情報 1 4 b、インデックス情報 1 4 c 及び逆方向ポインタ 1 4 d を具備している。これに対し、第 4 の実施の形態では F A T 領域 4 4 内の各 F A T エントリタグは順方向ポインタ 1 4 a のみを具備し、その他の時間情報 1 4 b、インデックス情報 1 4 c 及び逆方向ポインタ 1 4 d は各 F A T エントリタグに設けるのではなく、これらをそれぞれ記録媒体上に設けられた時間情報領域 4 1、インデックス領域 4 2 及び逆方向ポインタ領域 4 3 にまとめて記録しておく構成である。時間情報領域 4 1 は、各 F A T エントリに対応した時間情報を有する。時間情報領域 4 1 上の各時間情報の位置は、F A T 領域 4 4 に記述された各 F A T エントリタグの順方向ポインタ 1 4 a で示される位置に対応する。例えば、図 1 0 に示す場合、順方向ポインタ 1 4 a で指示される値 “1”、“2”、“3” に対応する時間情報領域 4 1 上の領域（ポインタ位置とも言う）にそれぞれ F A T エントリ “1”、“2”、“3” の時間情報 1 4 b が記録されている。同様に、順方向ポインタ 1 4 a で指示される値 “1”、“2”、“3” に対応するインデックス領域 4 2 上のポインタ領域にそれぞれ F A T エントリ “1”、“2”、“3” のインデックス情報 1 4 c が記録され、逆方向ポインタ領域 4 3 上のポインタ領域にそれぞれ F A T エントリ “1”、“2”、“3” の逆方向ポインタ 1 4 d が記録されている。

【 0 0 2 6 】

F A T エントリが参照される際には、同時に時間情報領域 4 1、インデックス

領域 4 2 及び逆方向ポインタ領域 4 3 の対応するポインタ位置にある時間情報 1 4 b、インデックス情報 1 4 c 及び逆方向ポインタ 1 4 d も参照される。

【 0 0 2 7 】

なお、第 1 及び第 2 の実施の形態においても、第 4 の実施の形態と同様に時間情報領域 4 1 及びこれとインデックス領域 4 2 を設ける構成とすることができる。

(実施例)

図 1 1 は、本発明の一実施例である記録再生装置を示すブロック図である。この記録再生装置は、前述した本発明の第 3 の実施の形態を適用したものである。

【 0 0 2 8 】

図示する記録再生装置は、アンテナ 5 0 に接続されるチューナ 5 1、NTSC デコーダ 5 2、オーディオ A/D 変換器 (ADC) 5 3、MPEG 2 エンコーダ 5 4、MPEG 2 デコーダ 5 8、NTSC エンコーダ 6 2、オーディオ D/A 変換器 (DAC) 6 3 を有する。チューナ 5 1、NTSC デコーダ 5 2、オーディオ A/D 変換器 5 3 及び MPEG 2 エンコーダ 5 4 は記録再生装置の入力系 (記録系) を構成し、MPEG 2 デコーダ 5 8、NTSC エンコーダ 6 2 及びオーディオ D/A 変換器 6 3 は出力系 (再生系) を構成する。外部からの又はチューナ 5 1 からのアナログ画像信号は入力端子 6 9 を介して NTSC デコーダ 5 2 に与えられ、アナログ・オーディオ信号は入力端子 7 0 を介してオーディオ A/D 変換器 5 3 に与えられる。NTSC エンコーダ 6 2 が出力するアナログ画像信号は、出力端子 7 1 を介してテレビなどの外部装置に出力される。オーディオ D/A 変換器 7 3 が出力するアナログ・オーディオ信号は、出力端子 7 2 を介して外部装置に出力される。

【 0 0 2 9 】

MPEG 2 エンコーダ 5 4 は、ビデオエンコーダ 5 5、オーディオエンコーダ 5 6 及びマルチプレクサ 5 7 を有する。MPEG 2 デコーダ 5 8 は、デマルチプレクサ 5 9、ビデオデコーダ 6 0 及びオーディオデコーダ 6 1 を有する。

【 0 0 3 0 】

記録再生装置は更に、CPU 6 4、FPGA (Field Programm

able Gate Array:以下、コントローラと称する) 65、SDRAM (Synchronous Dynamic Random Access Memory) 66、ATA (ATA Interface:以下、インタフェース部と称する) 67、及びHDD (Hard Disk Drive) 68を有する。

【0031】

MPEG2エンコーダ54のビデオエンコーダ55は、NTSCデコーダ52でデコードされた画像信号を符号化圧縮し、マルチプレクサ57に出力する。この符号化圧縮には例えば、MPEG2-Videoの圧縮形式が用いられる。オーディオエンコーダ56は、オーディオA/D変換器53から出力されるデジタルオーディオ信号を符号化圧縮し、マルチプレクサ57に出力する。この符号化圧縮には例えば、MPEG1 Audio Layer 2の圧縮形式が用いられる。マルチプレクサ57は、入力する画像信号とオーディオ信号を多重化してストリームを出力する。この多重化には例えば、MPEG2システムPS形式が用いられる。

【0032】

このような構成のMPEG2エンコーダ54は、MPEG等の圧縮形式で画像信号を符号化する際のビットレートを規定する複数の符号化モード(画質モード、動作モードとも言う)を持っている。例えば、MPEG2エンコーダ54は高画質モード(High Quality mode:HQモードとも言う)、標準モード(Standard Play mode:SPモードとも言う)、低画質モード(Long Play mode:LPモードとも言う)の3つのモードを持っている。高画質モードの符号化ビットレートは例えば10Mbpsで、このうち画像信号のビットレートは9.744Mbps、オーディオ信号のビットレートは256kbpsである。標準モードのビットレートは例えば4Mbpsで、このうち画像信号のビットレートは3.744Mbps、オーディオ信号のビットレートは256kbpsである。低画質モードは例えば2Mbpsで、このうち画像信号のビットレートは9.744Mbps、オーディオ信号のビットレートは256kbpsである。

## 【 0 0 3 3 】

MPEG2デコーダ58のデマルチプレクサ59は、入力信号を画像信号とオーディオ信号に分離する。ビデオデコーダ60は、所定の圧縮形式で符号化された画像信号を復号化伸長する。オーディオデコーダ61は、符号化圧縮された画像信号を復号化伸長する。MPEG2デコーダ58は、MPEG2エンコーダ54の復号化モードに対応して、画像信号を復号化伸長する際のビットレートを規定する複数の復号化モードを持っている。MPEG2エンコーダ54と同様に、高画質モード、標準モード、低画質モードの3つのモードを持っている。

## 【 0 0 3 4 】

コントローラ65は、MPEG2エンコーダ54、MPEG2デコーダ58、CPU64、SDRAM66、及びインタフェース部67との間のデータ転送を制御するもので、多数のゲートをプログラムしてデータ転送の制御シーケンスを実現する。また、コントローラ65は、リモートコントローラなどを用いてユーザから供給される制御情報に従い、各部に対応する制御情報を出力する機能も有する。この点については、後述する。

## 【 0 0 3 5 】

SDRAM66は、MPEG2エンコーダ54からの所定の符号化信号、及びHDD68から読出された符号化信号を一旦蓄積する。蓄積された符号化信号はSDRAM66から読み出され、HDD68又はMPEG2デコーダ58に出力される。インタフェース部67はHDD68や他の外部記録装置とのインタフェースを構成する。

## 【 0 0 3 6 】

CPU64は、画像記録装置全体を制御する。

## 【 0 0 3 7 】

なお、チューナ51はオプションであり、必要なければ、チューナ51を除く構成の記録再生装置であっても良い。

## 【 0 0 3 8 】

図12は、図11の構成を詳細に示すブロック図である。

## 【 0 0 3 9 】

NTSCデコーダ112は図11のNTSCデコーダ52を構成するもので、例えばフィリップス社製のSAA7113Hである。NTSCデコーダ112は、NTSC映像信号をYC多重8ビットパラレル信号に変換して出力する。オーディオA/D変換器113は図11のオーディオA/D変換器53を構成するもので、例えばBurr-Brown社製のPCM1800であり、 $I^2S$ 準拠のデジタル信号を出力する。MPEG2エンコーダ114は図11のMPEG2エンコーダ54を構成するもので、例えば富士通社製のMB86390Aであり、入力する画像信号をMPEG2MP@MLに圧縮し、オーディオ信号をMPEG1Layer2に圧縮する（所定の圧縮形式で符号化するとも言える）。これらの圧縮された画像信号とオーディオ信号は、MPEG2エンコーダ114の内部に設けられたマルチプレクサで多重化され、MPEG2システムPS形式のストリームとして外部に出力される。MPEG2デコーダ118は図11のMPEG2出コーダ58を構成するもので、例えば富士通社製のMB86373Bであり、内部に図11に示すNTSCエンコーダ62を具備する。オーディオD/A変換器123は図11のオーディオD/A変換器63を構成するもので、例えばBurr-Brown社製のPCM1723であり、 $I^2S$ 準拠のデジタル信号をアナログ信号に変換して出力する。CPU124は図11のCPU64に対応するもので、例えば富士通社製のMB91107である。

#### 【0040】

更に、図12に示す記録再生装置は、コントローラ125、SRAM126、ATAインタフェース部127、HDD128、入力端子129、出力端子130、リモートコントローラ入力部131、ミュート・フィルタ部134、ビデオアンプ135、バッファ136、CPUバス137を有する。ATAインタフェース部127には、テレビモニタなどが接続される。

#### 【0041】

コントローラ125は図11に示すFPGA65を構成するもので、ATAインタフェース部125a、エンコーダDMAC（ダイナミック・メモリ・アクセス・コントローラ）125b、デコーダDMAC125c、DISC（ディスク）DMAC125d、リモートコントローラ・インタフェース125e、シリア

ル・インタフェース125f、ストリーム入力インタフェース125g、SDRAMインタフェース125h、CPUバス・インタフェース125i、レジスタ125j及びストリーム出力インタフェース125hを具備する。

#### 【0042】

ATAインタフェース部125aは、バッファ136を介してATAインタフェース部127とのインタフェースを構成する。エンコーダDMAC125bは、エンコーダ114が出力するストリーム（画像信号とオーディオ信号が多重化された信号）を、ストリーム入力インタフェース部125gを介してSDRAM126へDMA転送する。このDMA転送の起動と停止は、レジスタ125jの対応する領域を設定することで行われる。デコーダDMAC125cは、SDRAM126からのストリームをストリーム出力インタフェース125hを介してデコーダ118へDMA転送する。このDMA転送の起動と停止は、レジスタ125jの対応する領域に所定のコードを設定することで行われる。ディスクDMAC125dは、図11のHDD68に対応するHDD128中の指定されたアドレスに保存されたデータをSDRAM126へDMA転送する。このDMA転送の起動と停止は、レジスタ125jの対応する領域に所定のコードを設定することで行われる。リモートコントローラ・インタフェース125eは、図示を省略するリモートコントローラからの各種命令を受信して、レジスタ125jの対応する領域に所定のコードを設定する。

#### 【0043】

シリアル・インタフェース125fは、エンコーダ114にモード設定信号などの制御信号を出力するためのインタフェースを形成する。SDRAMインタフェース125hは、SDRAM126とのインタフェースを形成する。CPUバス・インタフェース125iは、CPUバス137とのインタフェースを形成する。

#### 【0044】

CPU124は、CPUバス124を介して各部を制御する。例えば、CPU124はコントローラ125内部のレジスタ125iのフラグをチェックして、対応する処理を実行する。また、CPU124は、オーディオD/A変換器12

3やフィルタ134に制御信号CNTL1、CNTL2を出力して、これらで処理されるオーディオ信号を制御する。

【0045】

入力端子129は、コンポジット端子、Y端子及びC端子を有する。入力端子130は、L（左）端子及びR（右）端子を有する。出力端子131は、コンポジット端子、Y端子及びC端子を有する。出力端子132は、L（左）端子及びR（右）端子を有する。

【0046】

図12に示す構成の記録再生装置の前述したDIR領域13は、ファイル毎に以下のファイル管理情報を格納している。

- ・ファイル名 : 32バイト
- ・記録開始時間（日付） : 8バイト
- ・記録終了時間（日付） : 8バイト
- ・使用クラスタ数 : 4バイト（ディスク容量の算出）
- ・システム属性1 : 1バイト（ファイル削除禁止など）
- ・システム属性2 : 1バイト（ファイル、ディレクトリなど）

- ・先頭FATエントリへのポインタ : 2バイト
- ・符号化圧縮方式 : 1バイト
- ・システムビットレート : 2バイト
- ・エンコードモード : 1バイト（固定／可変ビットレート）
- ・エンコードビデオ : 1バイト（NTSC／PAL）
- ・フィルタ134パラメータ : 1バイト
- ・システムビットレート : 1バイト
- ・D/A123サンプリング周波数 : 2バイト

（実施例の動作）

次に、添付図面のフローチャートを参照して、図12に示す記録再生装置の動作を説明する。なお、以下に示すフローチャートは全て、図12に示すCPU124が実行する処理を示している。DMA処理（FPGAのSDRAMとハード

ディスク間の転送動作)はコントローラ125が行う。基本的に、記録、再生処理は、最初のファイルの作成やオープンはCPU124のメインルーチンで処理するが、DMA処理やハードディスクへの書き込みや読み出しなどの高速性が要求される部分は、割り込み処理ルーチンで処理される。

## 【0047】

図13は、記録動作時のメインフローを示すフローチャートである。ステップS11で、初期化処理を行う。この処理では、NTSCデコーダ112の初期化、オーディオA/D変換器113の初期化、コントローラ125の初期化、DMAコントローラ(DMAC)125b、125c及び125dの初期化、及びエンコーダ114の初期化を行なう。次に、ステップS12でエンコーダDMAC125bを起動する。具体的には、コントローラ125のレジスタ125の対応する起動レジスタに対して書き込みを行う。次に、ステップS13で新規ファイルの作成を実施する(詳細は後述する)。その後、ステップS14で、エンコーダ114を起動する。なお、後述するが、実際のHDD128への記録は割り込み処理で実施する。また、図13の処理は、CPU124のメインルーチンで行う。

## 【0048】

図14は、再生動作時のメインフローを示すフローチャートである。ステップS21で、初期化処理を行なう。この処理では、オーディオD/A変換器123の初期化、レジスタ125jの初期化、DMAC125b~125dの初期化、及びデコーダ118の初期化を行なう。ステップS22で、デコーダを起動する。ステップS23で、HDD128上の指定された既存ファイルを開く。ステップS24で、ディスクDMAC125dの制御の元に、HDD128からSDRAM126へDMA処理で1クラスタ分のデータをDMA転送する。次に、ステップS25で、デコーダDMAC125cを起動して、SDRAM126からデコーダ118へDMA転送する。ステップS25は1クラスタ毎に行っても良いし、複数クラスタをまとめて行なっても良い。

## 【0049】

図15は、新規ファイルの作成処理を示すフローチャートである。前述したD

I R 領域 13, F A T 領域 (例えば図 7 の F A T 領域 34) とは別に、基本ファイルシステム管理領域が H D D 128 上に設けられており、トータルファイル数がここに格納される。ステップ S 31 で、この情報が +1 される。次に、ステップ S 32 で、新規 D I R 領域 13 を作成する (つまり、D I R 領域 13 の中に当該新規ファイルに対応する格納領域を作成する)。そしてステップ S 33 で、次の処理を行う。H D D 128 上の D I S K 領域 15 にある空きクラスタを検索し、D I R エントリタグの先頭 F A T エントリを示す順方向ポインタ値とする。また、使用クラスタを 0 に設定し、D I R エントリタグに格納する。デフォルトのファイル名を作成し、D I R エントリタグに格納する。更に、記録開始時間を D I R エントリタグに格納する。その他、D I R エントリタグを構成する必要な管理情報を D I R エントリタグに格納する。次にステップ S 34 で、M P E G で符号圧縮する場合の前述したパラメータ情報を作成して、D I R 領域 13 の D I R エントリタグに格納する。そしてステップ S 35 で、図 16 を参照して説明する既存ファイルのオープン処理を実施して新規ファイルを開く。ステップ S 35 は、再生処理と処理を共通化するために、記録時には一旦新規ファイルを作成し、ここから既存ファイルのオープン処理として扱う。

## 【0050】

図 16 は既存ファイルのオープン処理である。ステップ S 41 で、D I R 領域 13 に記録された D I R エントリタグ情報を読み出し、ステップ S 42 でファイルのリードかライトかによってプログラムの変数への処理を変えている。各変数は下記のような意味である。

## 【0051】

ptr\_f : 順方向ポインタ 14 a の変数

ptr\_b : 逆方向ポインタ 14 d の変数

ptr\_c : 現在値ポインタの変数

time : 時間の変数

変数 time は記録開始の時間である。ptr\_f, ptr\_b, ptr\_c は変数で、各動作に基づいて F A T のポインタを算出するために使用される。

## 【0052】

ステップS42の判断結果がNOの場合（リードでない場合）、つまり記録の場合は、HDD128へのライトなので、ステップS43でDIR領域13の先頭FATエントリへのポインタfirst\_ptrをptr\_fへ代入、ptr\_bをファイルの終了コード（File\_Full\_Code）を代入しておく。他方、リードの場合はステップS44でfirst\_ptrをptr\_cに代入する。ステップS43及びS44に続くステップS45で、現在の時間をクロック（例えば、エンコーダ114の内部に設けられている）から読み出して、時間の変数timeに設定する。

## 【0053】

図17は、既存ファイルのクローズ処理を示すフローチャートである。ステップS51でファイルのリードかどうかを判断し、ファイルのライトの場合は、ステップS52で変数ptr\_cが示すFATエントリタグ情報を読み出し、編集ptr\_fにファイルの終端コードを設定し、FAT領域34へ書き戻す。また、使用DIR領域13を読み出し、使用クラスタ、記録終了時間を格納する。

## 【0054】

図18は、DMA処理を示すフローチャートである。割り込みは、コントローラ125から出力される割り込み信号1本（図12では図面を簡単化したため省略してある）に対して、エンコーダDMAC125bとデコーダDMAC125cが存在する。

また、この割り込みのDMA処理から発行されるソフト的な割り込み起動の遅延割り込み、すなわちディスクDMAC125dが存在する。HDD128への書き込み、あるいは読み出しは、この遅延割り込み（ディスクDMAC125d）により駆動される。

## 【0055】

ステップS61でエンコーダDMAC125bのDMA転送の要求が発生していれば、ステップS62で割り込みのクリアを行い、変数enc\_dma\_buf\_statusを+1する。変数enc\_dma\_buf\_statusは、SDRAM126のバッファ数を示している。エンコーダ側の割り込みで+1され、データが溜まったことを示す。通常64kバイトほどに設定される。

## 【0056】

SDRAMバッファポインタは、CPU124の処理によりソフトウェアで管理される。ステップS64で、レジスタ125jのSDRAMバッファポインタを更新する。ステップS65で変数enc\_dma\_buf\_statusの値がフルと判断された場合、バッファ125jが破綻してエラーが発生したことを示す（エラー終了）。破綻していなければ、ステップS66でエンコーダDMAC125bを再起動する。

## 【0057】

ステップS67で、デコーダDMAC125cのDMA転送要求が発生しているかどうかを判断する。デコーダDMAC125cによるDMA転送の要求が発生していれば、ステップS68で割り込みのクリアを行い、ステップS69で変数dec\_dma\_buf\_statusを-1する。変数dec\_dma\_buf\_statusは、SDRAMのバッファ数を示している。デコーダ側の割り込みで-1され、データが消費されたことを示す。通常64kバイトほどに設定される。

## 【0058】

SDRAMバッファポインタは、CPU124の処理によりソフトウェアで管理されており、ステップS70でレジスタ25j内のSDRAMバッファポインタを更新する。ステップS71で変数dec\_dma\_buf\_statusが空であると判断された場合、バッファ136へのHDD128からの読み出しが遅く、デコーダD118へデータを供給できていないことを意味する。この場合、デコーダ118が過剰にデータ要求する場合もあるので、システムとしてはエラーとは見なさず継続できる仕組みを実現する。

## 【0059】

ステップS71でもし空であれば、ステップS72でデコーダDMAC125cのパラメータを再設定し、変数DLYIを1に設定し遅延割り込みを発生させる。これによって、ディスクDMAC125dによるHDD128からSDRAM126へのデータ転送が指示される。

## 【0060】

その後、ステップS73でレジスタ125jへパラメータを再設定し、デコーダDMAC125cを再起動させる。そして、ステップS74でDLYIを1に

設定し、ディスクDMAC125dを用いたDMA転送のための遅延割り込みを発生させる。遅延割り込みは、ソフトから設定できる割り込みである。このDMA処理を抜けた時点で、優先順位が高い割り込みが入力されなければ処理される。

#### 【0061】

図19は、遅延割り込みで処理されるファイルアクセス処理(ディスクDMAC15dによるファイルアクセス処理)を示すフローチャートである。ステップS81で、ファイルライト処理が実行される。

#### 【0062】

図20は、ファイルライト処理を示すフローチャートである。図20のステップS101でライトするクラスタが存在か判断し、ライトできるクラスタ数分のデータが存在しなければ終了する。クラスタは、変数enc\_dma\_buf\_statusの整数倍を設定する。例えば、×16個で1Mバイトを1クラスタとする。次に、ステップS102でクラスタの先頭を判断し、クラスタの先頭であると判断した場合に、ステップS103でFATライト処理を実行する。FATライト処理は、FAT領域34に書き込みを行う処理である。次に、ステップS104でenc\_dma\_buf\_statusの1個分64kバイトを書き込む。FATライト処理もこのデータ64kバイトの書き込みも、コントローラ125のディスクDMAC125dを使用して書き込む。具体的には、レジスタ125jに設けられたディスクDMAC125dの起動レジスタに書き込みを行う。ただし、HDD128へのATAコマンドの発行はCPU124で、ディスクDMAC125dによる処理の前に実行しておく(これも、コントローラ125のレジスタ125jに書き込む)。

#### 【0063】

次に、ステップS105で変数enc\_dma\_buf\_statusを-1する。これは、図18のステップS63で変数enc\_dma\_buf\_statusを+1しているのに対応する。エンコード処理で+1し、HDD128への書き込みで-1するバッファ管理を行っている)。SDRAMバッファポインタは、CPU124の処理によりソフトウェアで管理されるので、ステップS106でコントローラ125のレジスタ125jに形成されるSDRAMバッファポインタを更新する。そして、1クラス

タの書き込みが終了するまで、つまりステップS107の判断結果がYESとなるまで、ステップS102からS106までの処理を繰り返す。

【0064】

図19に戻り、ステップS82でdec\_dma\_buf\_statusが空かどうかを判断する。空の場合は、ステップS84でファイルリード処理を行う。ステップS82でdec\_dma\_buf\_statusが空でないと判断された場合、ステップS83でデコーダDMAC125cは起動済みかどうかを判断する。起動済みの場合には、ステップS84を実行する。

【0065】

ステップS85で、FAT領域34がフルになったかどうかの判定を行う。FAT領域のサイズは、第1の実施の形態で説明したように、計算で予め求めることができる。ステップS85の判断でFAT領域がフルと判断された場合には、HDD128が一杯になったことを意味している。よって、ステップS86で終了の処理（エンコーダ114の処理停止、コントローラ125の処理停止、DMA処理の停止）を行い、ステップS87で既存ファイルをクローズする。

【0066】

ステップS88でファイルの終りかどうかを判断する。ファイルの終りと判断した場合には、ステップS89で終了の処理（デコーダ118の処理停止、コントローラ125の処理停止、DMA処理の停止）を行い、ステップS90で既存ファイルをクローズする。ステップS88の判断結果がNOの場合、ステップS91でファイルファイト及びファイルリード共に処理するデータが無いかどうかを判断する。ある場合にはステップS81に戻り、無い場合にはステップS92でDLYIを0に設定し遅延割り込みを終了させる。

【0067】

図21はFAT領域34へのライト処理を示すフローチャートである。

【0068】

ステップS111で、各クラスタの先頭で対応するクラスタのFATに書き込み処理を行い、現在の使用クラスタを+1する。その後、ステップS112で現在値ポインタptr\_cに順方向ポインタptr\_fを代入する。ステップS113で、現

在値ポインタptr\_cを元にHDD128のアドレスを算出し、ステップS114で空きクラスタを検索しそのクラスタのFATを順方向ポインタptr\_fへ代入する。もし、ステップS115でインデックス情報の書き込み指示があると判断した場合には、ステップS116でインデックス番号を+1しそれをインデックス情報Index Info（前述のインデックス情報14cに対応）へ格納する。また、ステップS117で現在の時間をクロックから読み出し、時間情報Record Time（前述の時間情報14bに対応）へ格納する。

## 【0069】

一連のFATエントリタグ情報、つまり順方向ポインタptr\_f、時間情報Record Time、インデックス情報Index Info、及び逆方向ポインタptr\_bをHDD128のFAT領域34に書き込む。そして、ステップS119で逆方向ポインタptr\_bに現在値ポインタptr\_cの値を代入する。

## 【0070】

図21に示すポインタptr\_f、ptr\_bを用いることによって、FAT領域34の順方向及び逆方向ポインタチェーンが実現できる。

## 【0071】

図22は、ファイルリード処理を示すフローチャートである。図20に示すファイルライト処理と基本的に同様の処理である。

## 【0072】

図22のステップS121でリードするクラスタが存在か判断し、リードできるクラスタ数分のデータが存在しなければ終了する。クラスタは、変数dec\_dma\_buf\_statusの整数倍を設定する。例えば、×16個で1Mバイトを1クラスタとする。次に、ステップS122でクラスタの先頭を判断し、クラスタの先頭であると判断した場合に、ステップS123でFATリード処理を実行する。FATリード処理は、FAT領域34から読み出しを行う処理である。次に、ステップS124でdec\_dma\_buf\_statusの1個分64kバイトを書き込む。FATリード処理もこのデータ64kバイトの読み出しも、コントローラ125のディスクDMAC125dを使用して書き込む。具体的には、レジスタ125jに設けられたディスクDMAC125dの起動レジスタに書き込みを行う。ただし、HDD

128へのATAコマンドの発行はCPU124で、ディスクDMAC125dによる処理の前に実行しておく（これも、コントローラ125のレジスタ125jに書き込む）。

#### 【0073】

次に、ステップS125で変数dec\_dma\_buf\_statusを+1する。これは、図18のステップS69で変数dec\_dma\_buf\_statusを-1しているのに対応する。デコード処理で-1し、HDD128からの読み出しで+1するバッファ管理を行っている）。SDRAMバッファポインタは、CPU124の処理によりソフトウェアで管理されるので、ステップS126でコントローラ125のレジスタ125jに形成されるSDRAMバッファポインタを更新する。そして、1クラスタの読み出しが終了するまで、つまりステップS127の判断結果がYESとなるまで、ステップS122からS126までの処理を繰り返す。

#### 【0074】

図23はFATリード処理を示すフローチャートである。

#### 【0075】

まずステップS131で、順方向再生か逆方向再生が指示されているかを判断し、もし指示されていれば以降の処理を行う。指示されていなければ、①のインデックス検索指示の判断処理(図24)に移行する。

#### 【0076】

順方向再生か、逆方向再生が指示されていれば、ステップS132で特殊再生カウンタ分クラスタを処理したか判断する。特殊再生カウンタとは、前述した再生すべきデータ量に相当するカウント値をカウントするものである。次に、ステップS133でファイルの終了を確認する。終了していれば、終了フラグS134を設定する。終了していなければ、ステップS135で現在値ポインタptr\_cを元にHDD128のアドレスを算出し、ステップS136で一連のFATエントリタグの情報(ptr\_f, Record Time, Index Info, ptr\_b)をHDD128から読み出す。

#### 【0077】

ステップS137で順方向か逆方向かを判断し、その向きによって、現在値ポ

インタptr\_cへ代入する変数を変える。現在値ポインタptr\_cは次のクラスタ読み出し指示に使用される。順方向再生の場合には現在値ポインタptr\_cを順方向ポインタptr\_fに代入し、そうでない場合には逆方向ポインタptr\_bに代入する。そしてステップS132に戻る。

#### 【0078】

ステップS131の判断結果がNOで、図24の処理に以降した場合、最初にステップS141でインデックス検索指示があるかどうかを判断する。指示されていないければ、図25のタイムサーチ検索指示の判断処理に移行する。

#### 【0079】

インデックス検索指示があれば、ステップS142でファイルの終了を確認する。終了していなければ、ステップS144で現在値ポインタptr\_cを元にHDD128のアドレスを算出し、ステップS145で一連のFATエントリタグ情報(ptr\_f, Record Time, Index Info, ptr\_b)をHDD128から読み出す。インデックス情報Index Infoに指示された番号が確認されるまで、つまりステップS146の判断結果がYESとなるまで、ステップS141からS146の処理ループを繰り返す。途中でインデックス検索指示がなくなれば、そこから通常の再生処理が実行される。

#### 【0080】

図25に示す処理で、ステップS151でタイムサーチ検索指示があると判断した場合にはステップS152に進み、そうでなければ図23からスタートするFATリード処理を終了する。ステップS151でタイムサーチ検索指示があれば、ステップS153でファイルの終了を確認する。ファイルの終了の場合には、ステップS153で終了フラグを設定する。終了していなければ、ステップS154で現在値ポインタptr\_cを元にHDD128のアドレスを算出し、ステップS155で一連のFATエントリタグ情報(ptr\_f, Record Time, Index Info, ptr\_b)をHDD128から読み出す。時刻情報Record Timeに指示された時間と一致するまで、つまりステップS156の判断結果がYESとなるまで、ステップS151からS156の処理ループを繰り返す。途中でタイムサーチ検索指示がなくなれば、そこから通常の再生処理が実行される。

## 【 0 0 8 1 】

以上の通り、図 1 1 及び図 1 2 に示す記録再生装置は、本発明の第 3 の実施の形態を適用したものであった。従って、この実施の形態で用いられる。時間情報 Record Time、インデックス情報 Index Info、及び逆方向ポインタ ptr\_b を用いた様々な記録・再生処理が実現できる。

## 【 0 0 8 2 】

本発明に関連する処理として、図 1 2 に示す CPU 1 2 4 は次の制御部として機能する。CPU 1 2 4 は、外部から指定された時間と前記時間情報を比較することで、指定された時間に対応する記録単位から再生動作を開始させる制御部として機能する。また、CPU 1 2 4 は、外部から指定された指定時間間隔と前記時間情報を比較することで、指定された時間間隔に対応する記録単位を含む再生動作を行なわせる制御部として機能する。更に、CPU 1 2 4 は、外部から指定されたインデックス情報と記録されている前記インデックス情報とを比較することで、指定されたインデックス情報に対応する記録単位を含む再生動作を行わせる制御部として機能する。更に、CPU 1 2 4 は、外部から指定された逆方向ポインタと前記記録されている逆方向ポインタとを比較することで、指定された逆方向ポインタで指示される記録単位から再生動作を行わせる制御部として機能する。

## 【 0 0 8 3 】

以上、本発明の一実施例の構成、動作及び効果を説明した。この実施例は第 3 の実施の形態を適用したものである。第 1 又は第 2 の実施の形態を含むものである。しかし、図 1 2 及び図 1 3 に示す構成に第 1 の実施の形態又は第 2 の実施の形態を適用したものであっても良い。また、逆方向ポインタ 1 4 d 又はインデックス情報 1 4 c のみを設けたファイル管理としても良い。

## 【 0 0 8 4 】

また、記録媒体として HDD 1 2 8 を用いた構成を示したが、記録媒体は HDD 1 2 8 に限定されるものではなく、DVD などの他の記録媒体であっても良い。

## 【 0 0 8 5 】

【発明の効果】

以上説明したように、本発明によれば、使い勝手の良い再生方式を具備した記録再生装置を提供することができる。

【図面の簡単な説明】

【図 1】

従来のファイルシステムを示す図である。

【図 2】

図 1 のファイルシステムにおいて、FAT エントリがポインタで連鎖された状態を示す図である。

【図 3】

本発明の第 1 の実施の形態によるファイルシステムを示す図である。

【図 4】

図 3 のファイルシステムにおいて、FAT エントリがポインタで連鎖された状態を示す図である。

【図 5】

本発明の第 2 の実施の形態によるファイルシステムを示す図である。

【図 6】

図 5 のファイルシステムにおいて、FAT エントリがポインタで連鎖された状態を示す図である。

【図 7】

本発明の第 3 の実施の形態によるファイルシステムを示す図である。

【図 8】

図 7 のファイルシステムにおいて、FAT エントリがポインタで連鎖された状態を示す図である。

【図 9】

本発明の第 4 の実施の形態によるファイルシステムを示す図である。

【図 1 0】

図 9 のファイルシステムにおいて、FAT エントリがポインタで連鎖された状態を示す図である。

【図 1 1】

本発明の一実施例である記録再生装置を示すブロック図である。

【図 1 2】

図 1 1 の構成を詳細に示すブロック図である。

【図 1 3】

図 1 1 に示す記録再生装置の記録動作時のメインフローを示すフローチャートである。

【図 1 4】

図 1 1 に示す記録再生装置の再生動作時のメインフローを示すフローチャートである。

【図 1 5】

図 1 1 に示す記録再生装置の新規ファイルの作成処理を示すフローチャートである。

【図 1 6】

図 1 1 に示す記録再生装置の既存ファイルのオープン処理を示すフローチャートである。

【図 1 7】

図 1 1 に示す記録再生装置の既存ファイルのクローズ処理を示すフローチャートである。

【図 1 8】

図 1 1 に示す記録再生装置の DMA 処理を示すフローチャートである。

【図 1 9】

図 1 1 に示す記録再生装置の遅延割り込みで処理されるファイルアクセス処理を示すフローチャートである。

【図 2 0】

図 1 1 に示す記録再生装置のファイルライト処理を示すフローチャートである。

【図 2 1】

図 1 1 に示す記録再生装置の F A T 領域 3 4 へのライト処理を示すフローチャ

ートである。

【図 2 2】

図 1 1 に示す記録再生装置のファイルリード処理を示すフローチャートである。

【図 2 3】

図 1 1 に示す記録再生装置の F A T リード処理を示すフローチャートである。

【図 2 4】

図 1 1 に示す記録再生装置のインデックス検索指示の判断処理を示すフローチャートである。

【図 2 5】

図 1 1 に示す記録再生装置のタイムサーチ検索指示の判断処理を示すフローチャートである。

【符号の説明】

- 1 0     D I R 領域
- 1 1     F A T 領域
- 1 2     D I S K 領域
- 1 3     D I R 領域
- 1 4     F A T 領域
- 1 4 a     (順方向) ポインタ
- 1 4 b     時間情報
- 1 4 c     インデックス情報
- 1 4 d     逆方向ポインタ
- 1 5     D I S K 領域
- 5 2     N T S C デコーダ
- 5 3     オーディオ A / D 変換器
- 5 4     M P E G 2 エンコーダ
- 5 5     ビデオエンコーダ
- 5 6     オーディオエンコーダ
- 5 7     マルチプレクサ

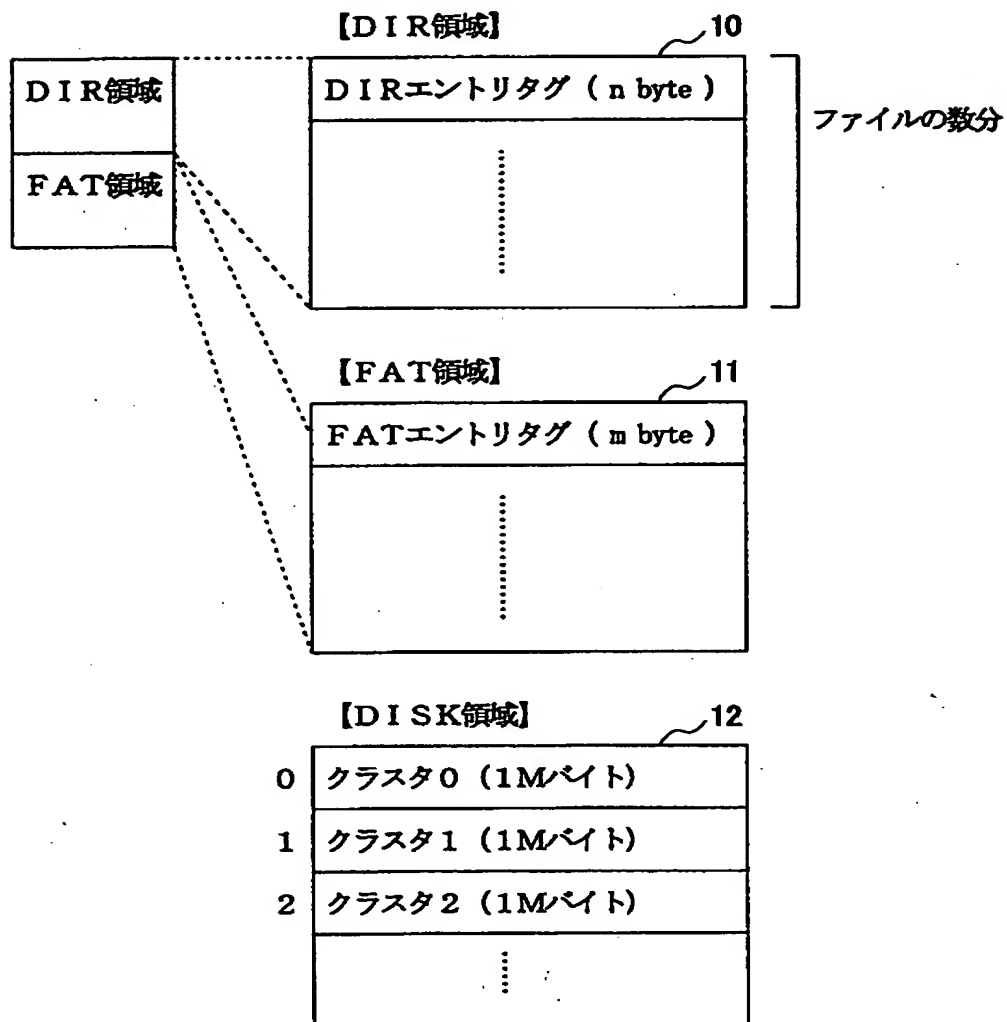
- 58 MPEG2デコーダ
- 59 デマルチプレクサ
- 60 ビデオデコーダ
- 61 オーディオデコーダ
- 62 NTSCエンコーダ
- 63 オーディオD/A変換器
- 64 CPU
- 65 FPGA (コントローラ)
- 66 SDRAM
- 67 ATAインタフェース
- 68 HDD

【書類名】

図面

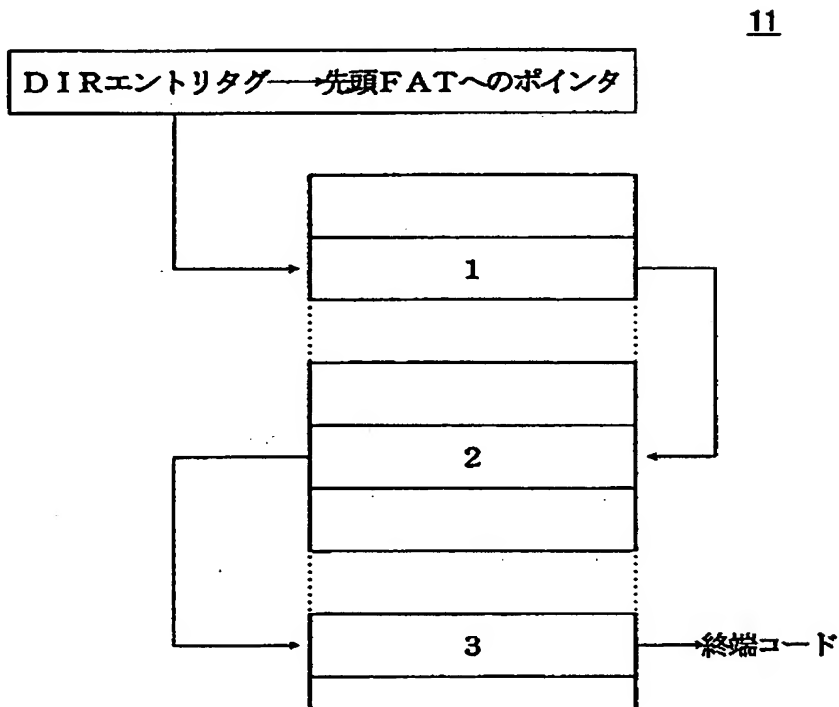
【図 1】

従来のファイルシステムを示す図



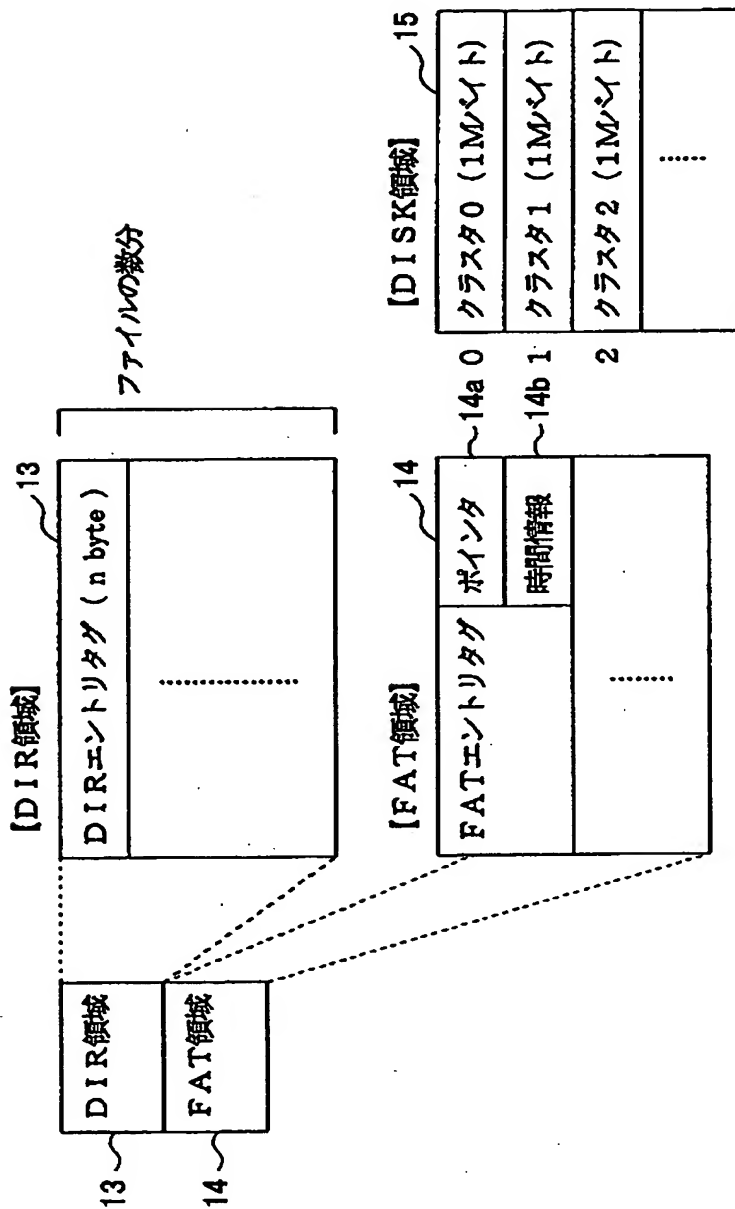
【図 2】

図 1 のファイルシステムにおいて、FAT エントリが  
ポインタで連鎖された状態を示す図



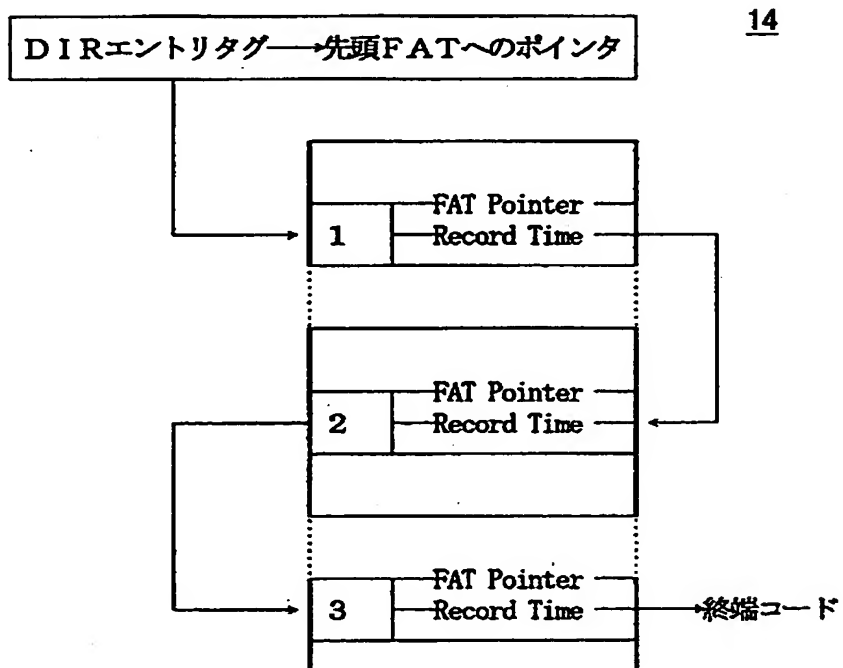
【図 3】

本発明の第 1 の実施の形態によるファイルシステムを示す図



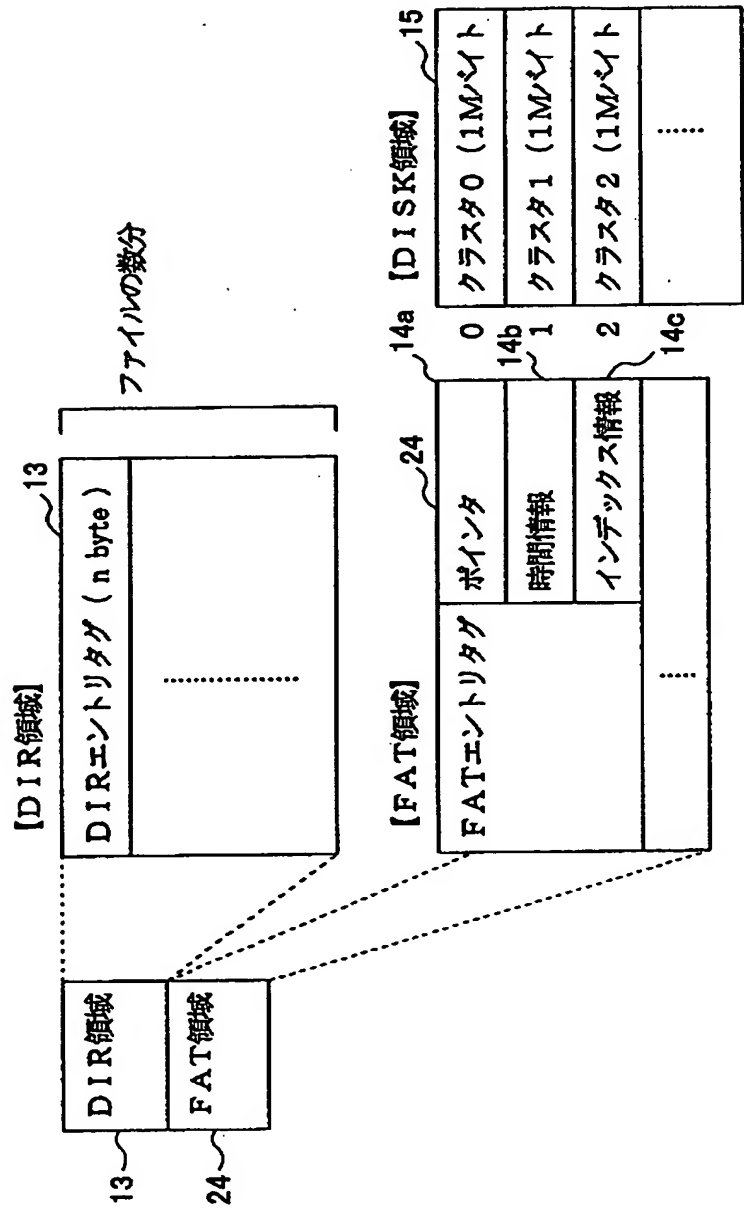
【図 4】

図 3 のファイルシステムにおいて、FAT エントリがポインタで連鎖された状態を示す図



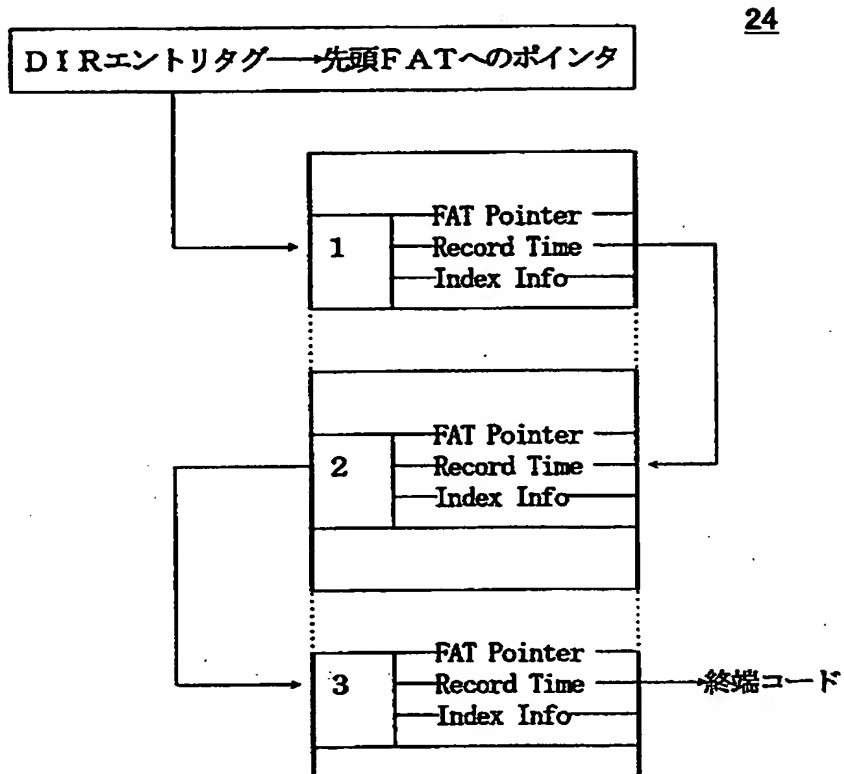
【図 5】

本発明の第 2 の実施の形態によるファイルシステムを示す図



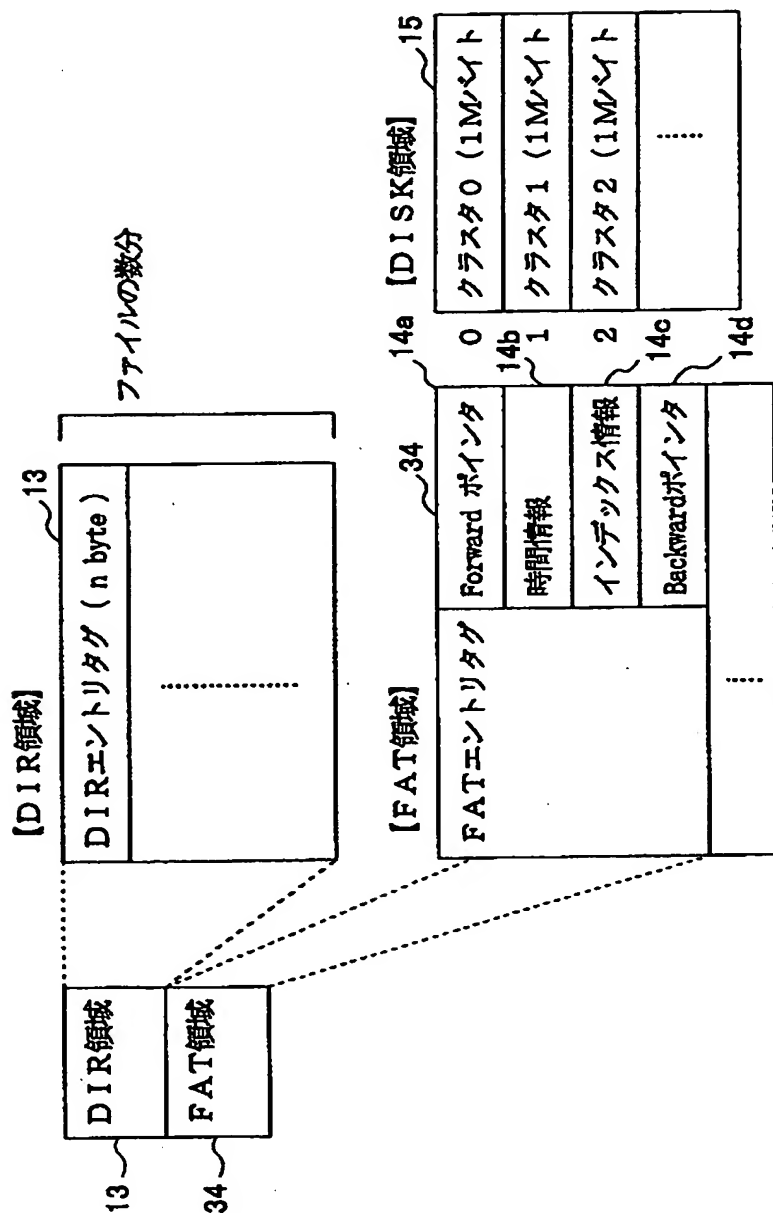
【図 6】

図 5 のファイルシステムにおいて、FAT エントリが  
ポインタで連鎖された状態を示す図



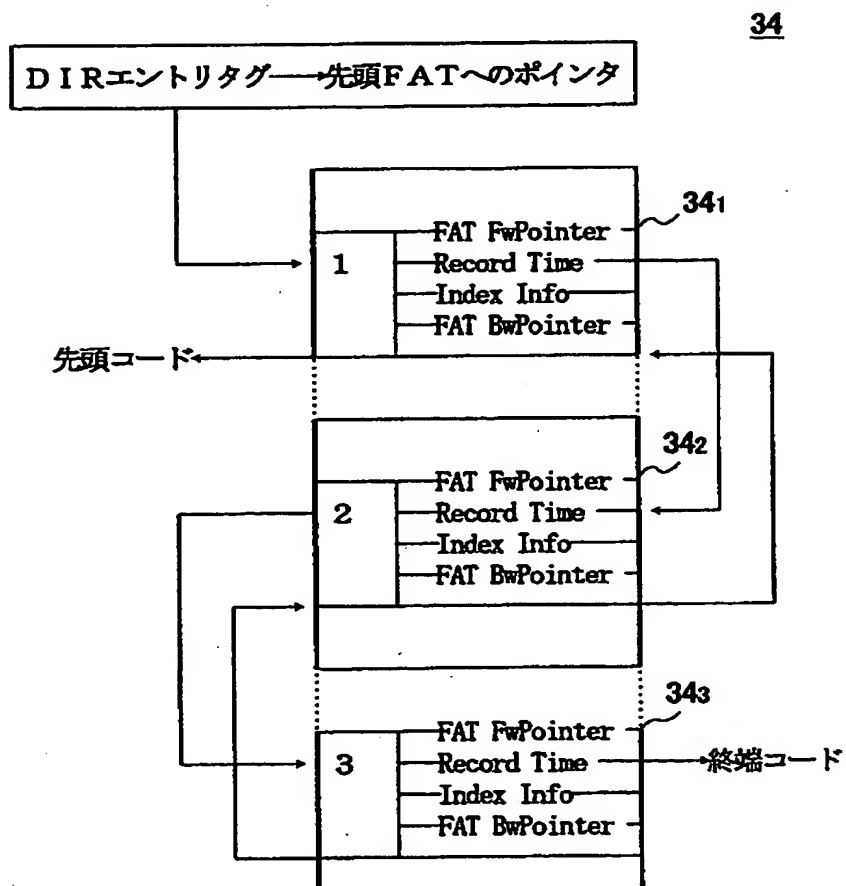
【図 7】

本発明の第3の実施の形態によるファイルシステムを示す図



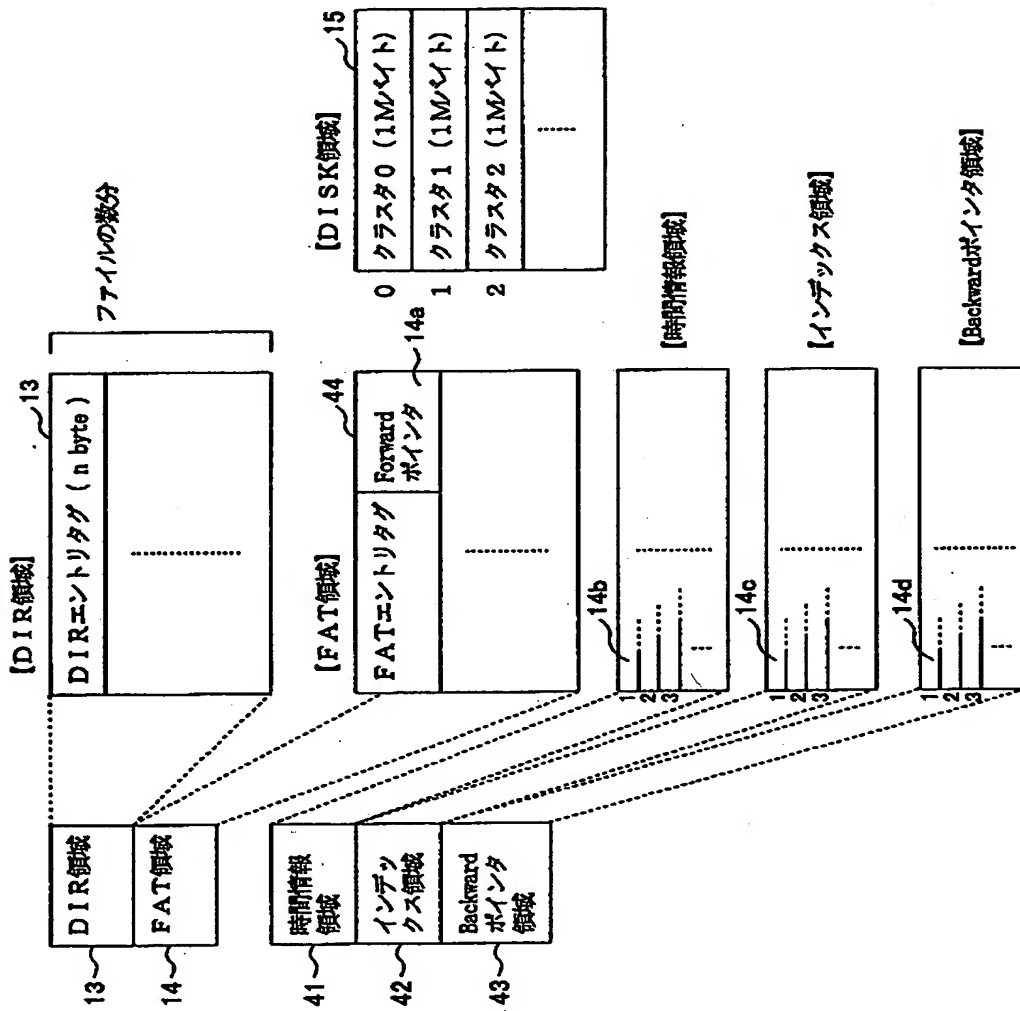
【図 8】

図7のファイルシステムにおいて、FATエントリがポインタで連鎖された状態を示す図



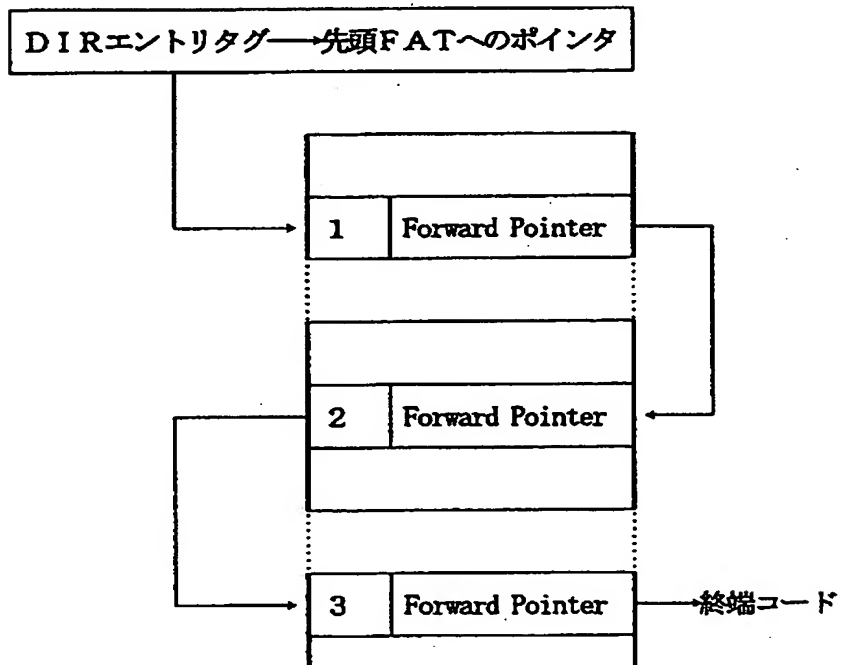
【図 9】

本発明の第 4 の実施の形態によるファイルシステムを示す図



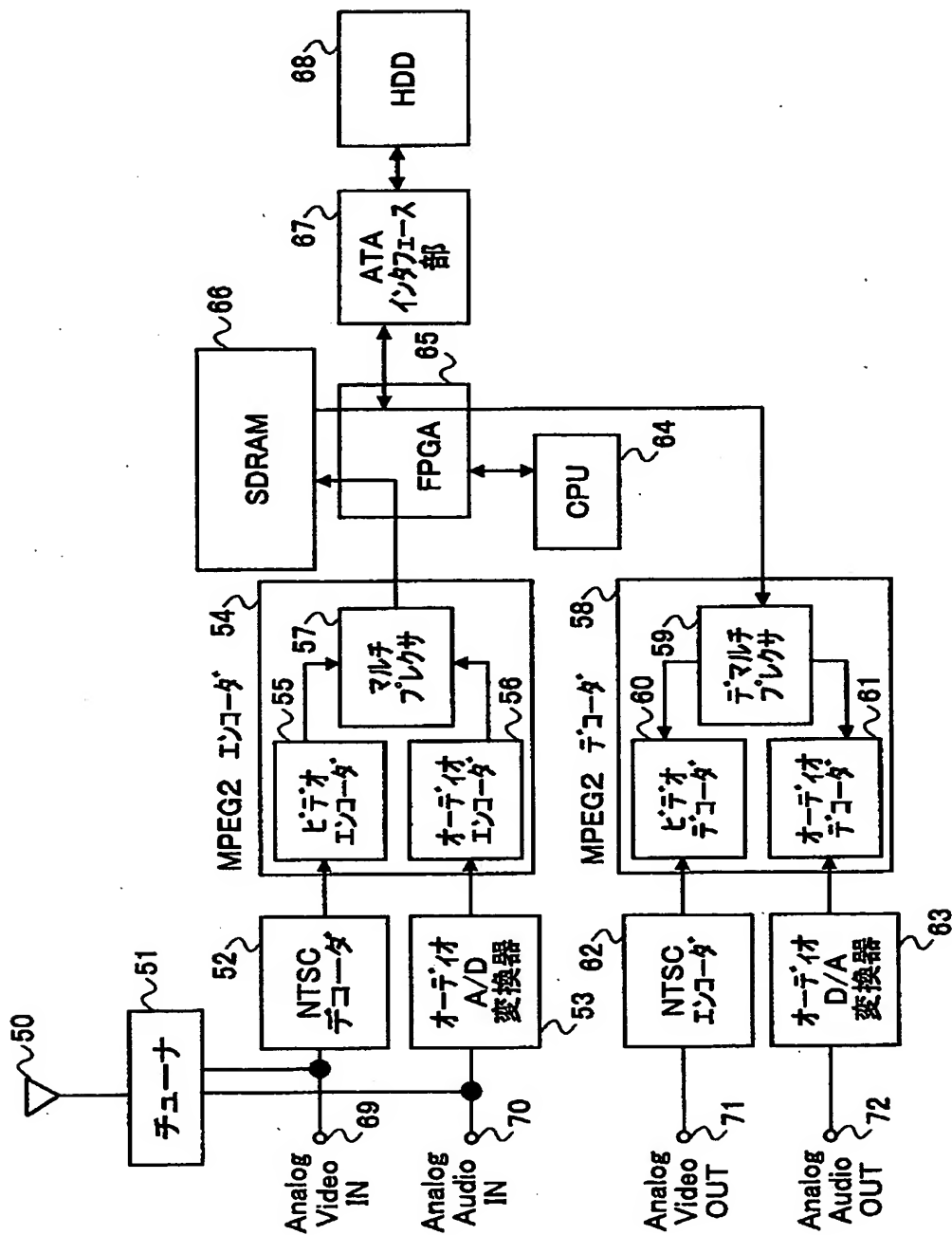
【図 1 0】

図 9 のファイルシステムにおいて、FAT エントリが  
ポインタで連鎖された状態を示す図



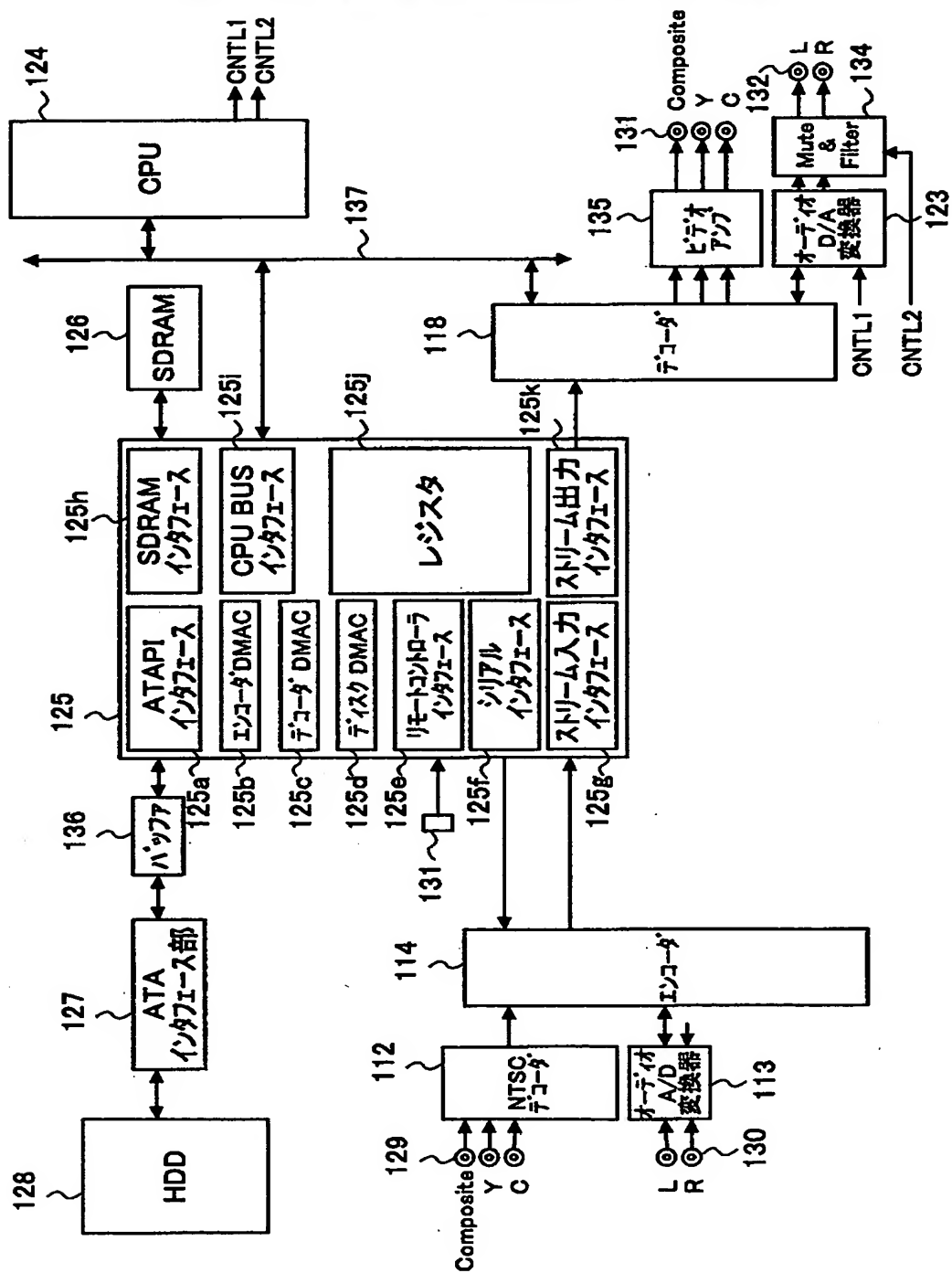
【図 11】

本発明の一実施例である記録再生装置を示すブロック図



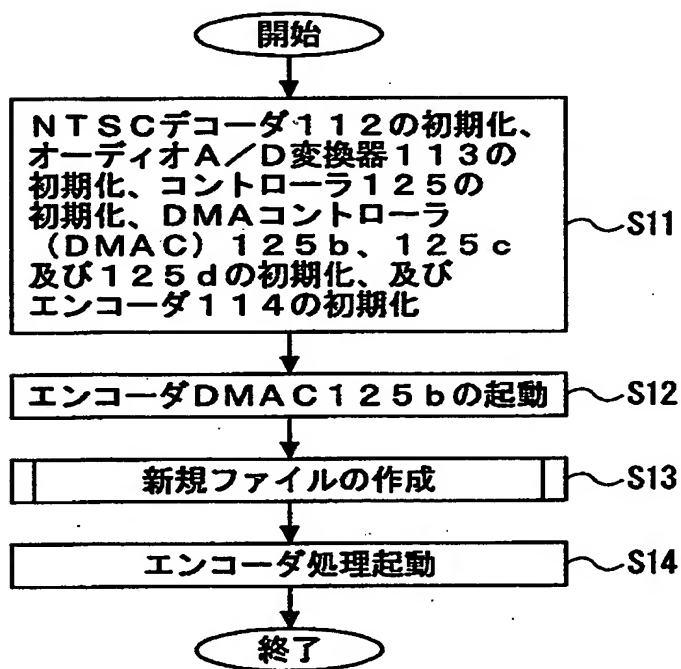
【图 12】

図 1 1 の構成を詳細に示すブロック図



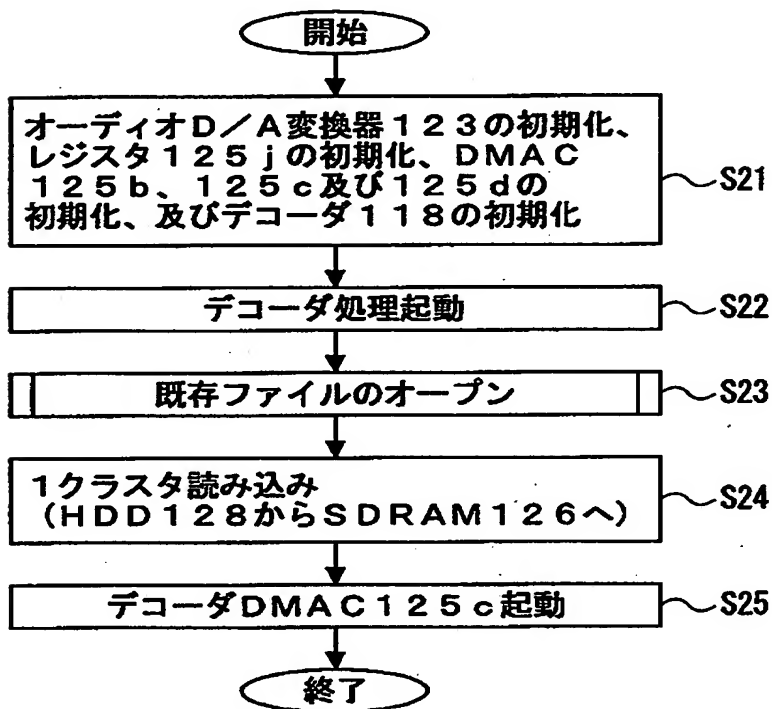
【図 13】

図 11 に示す記録再生装置の記録動作時の  
メインフローを示すフローチャート



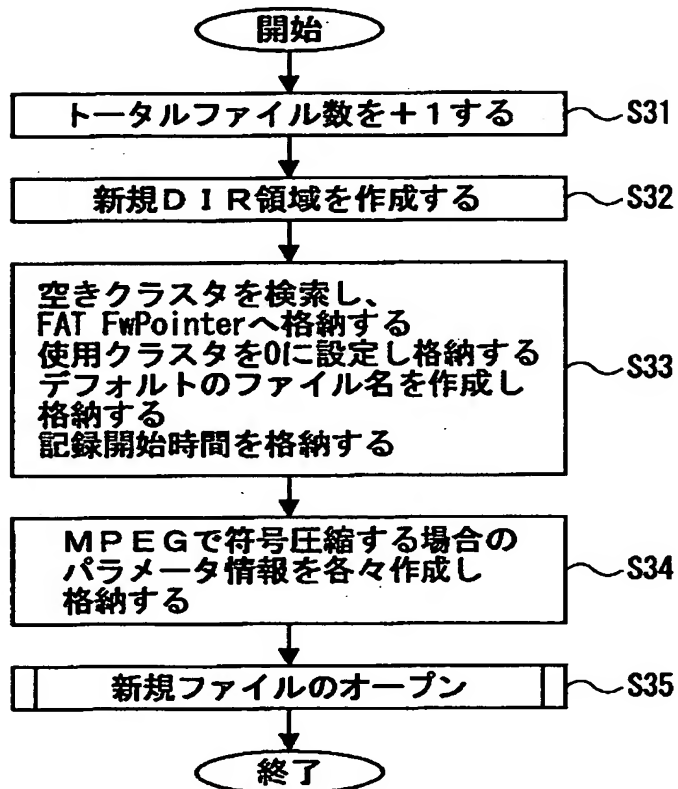
【図 14】

図 11 に示す記録再生装置の再生動作時の  
メインフローを示すフローチャート



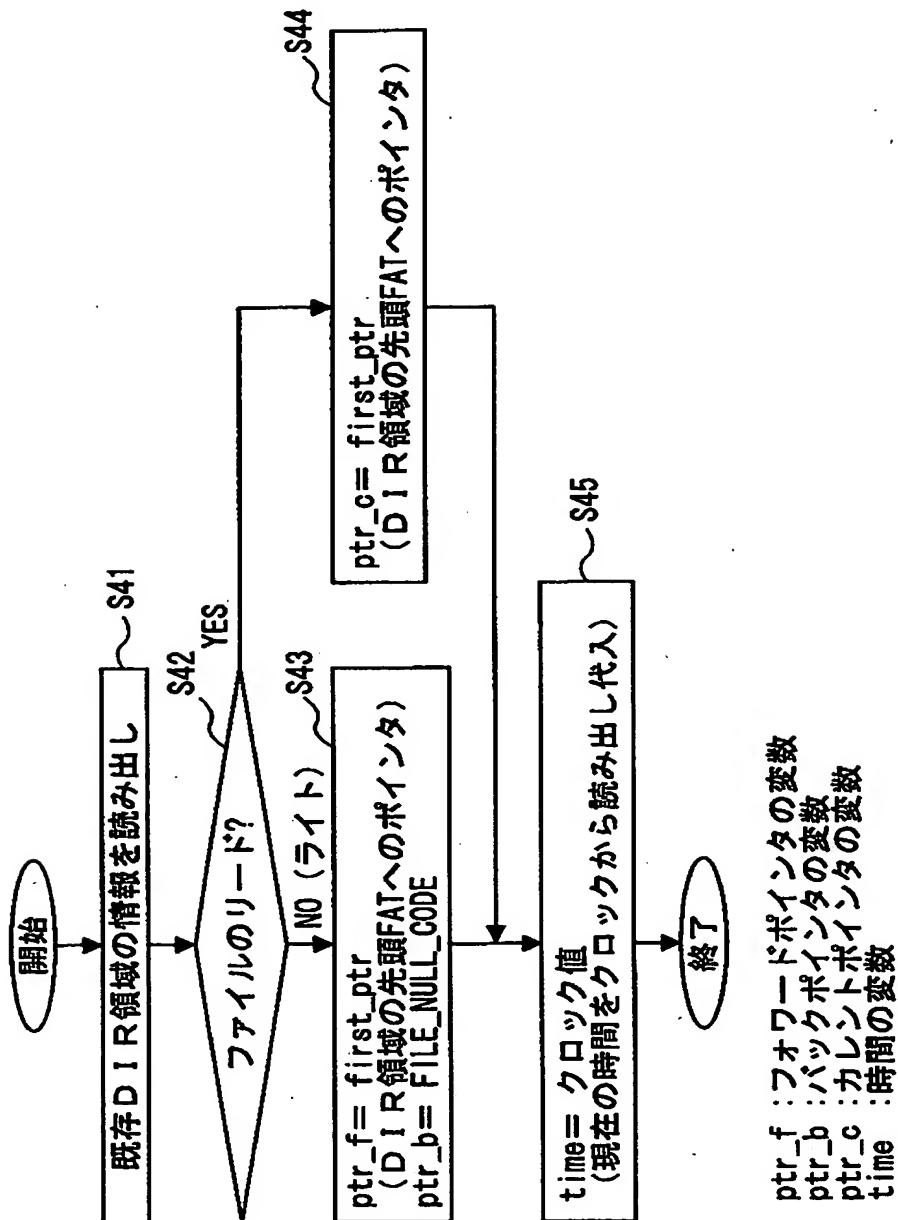
【図 1 5】

図 1 1 に示す記録再生装置の新規ファイルの作成処理を示すフローチャート



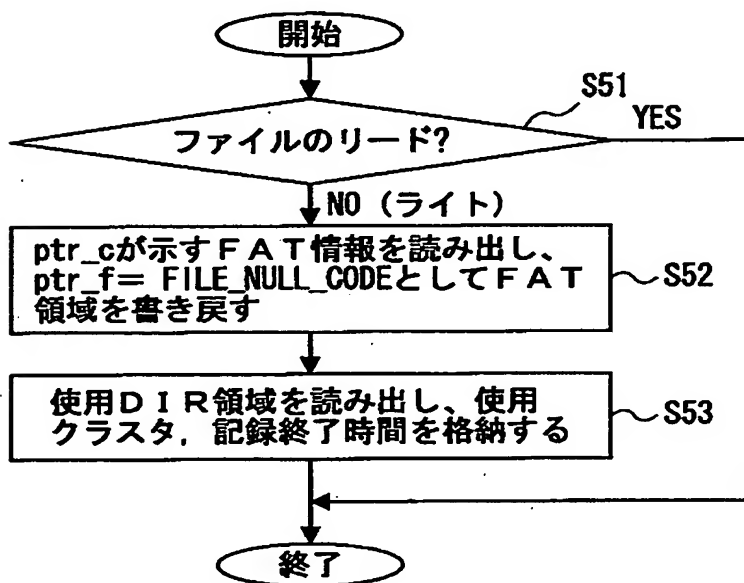
【図 16】

図 11 に示す記録再生装置の既存ファイルのオープン処理を示すフローチャート



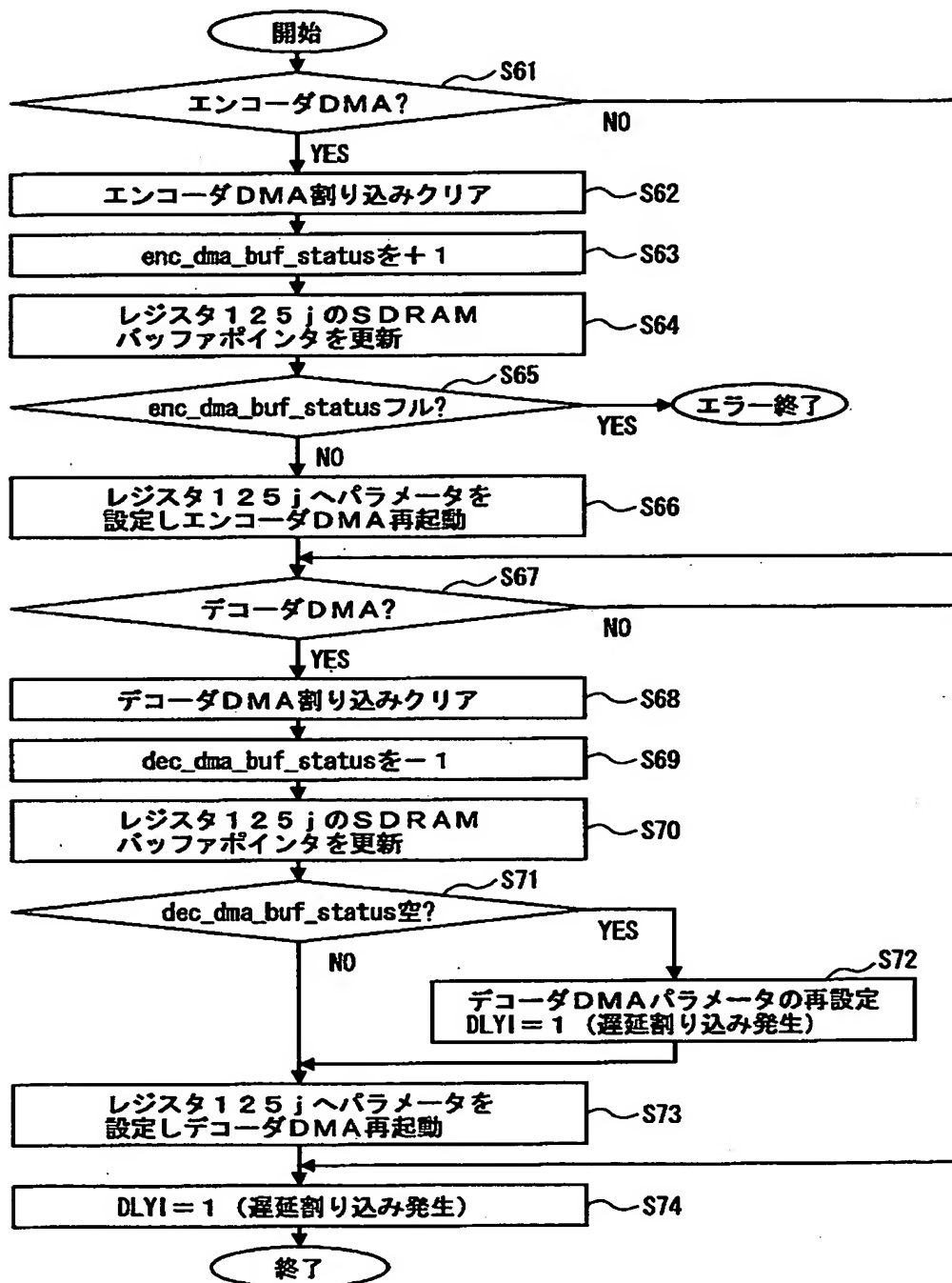
【図 17】

図 11 に示す記録再生装置の既存ファイルのクローズ処理を示すフローチャート



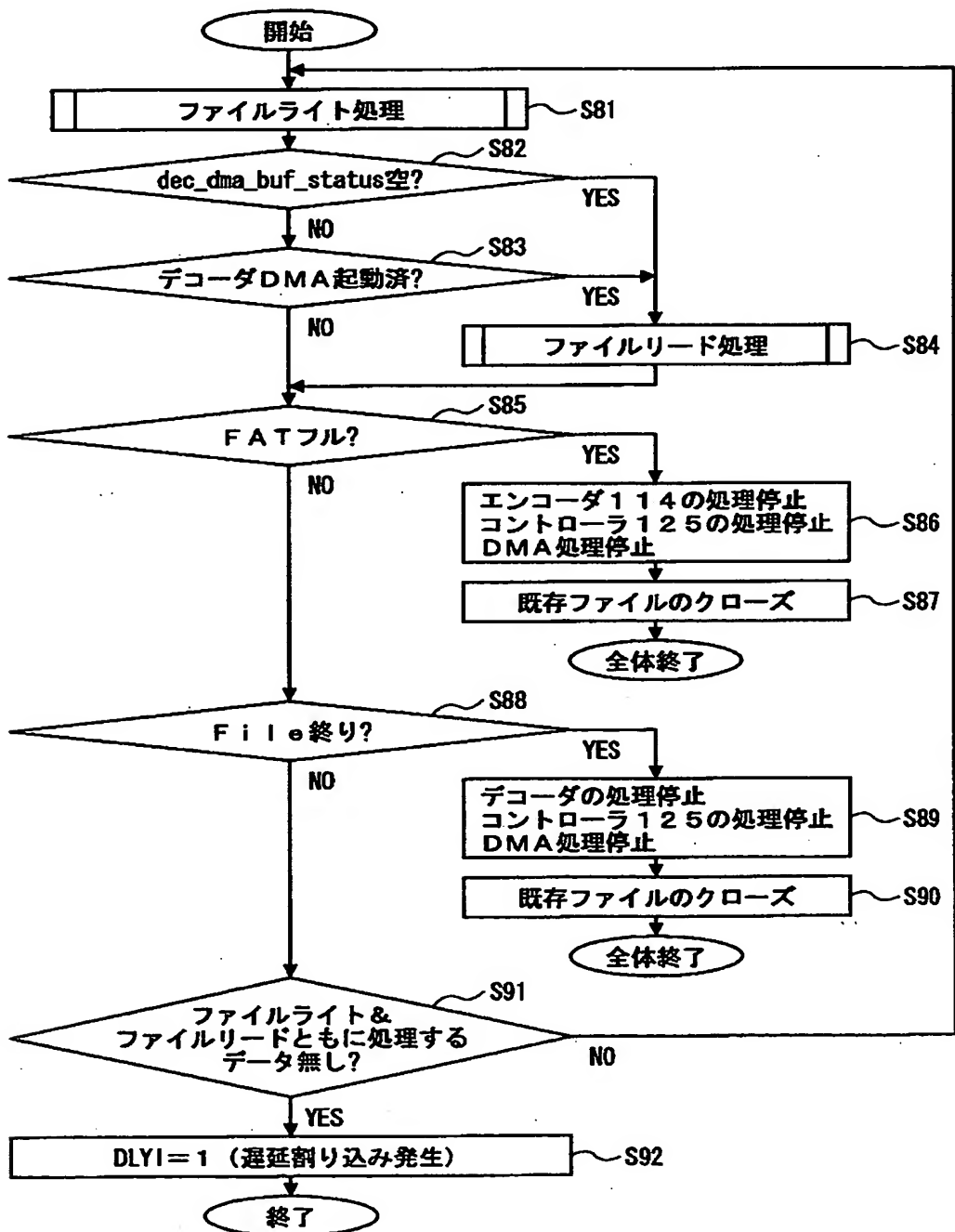
【図 18】

図 11 に示す記録再生装置のDMA処理を示すフローチャート



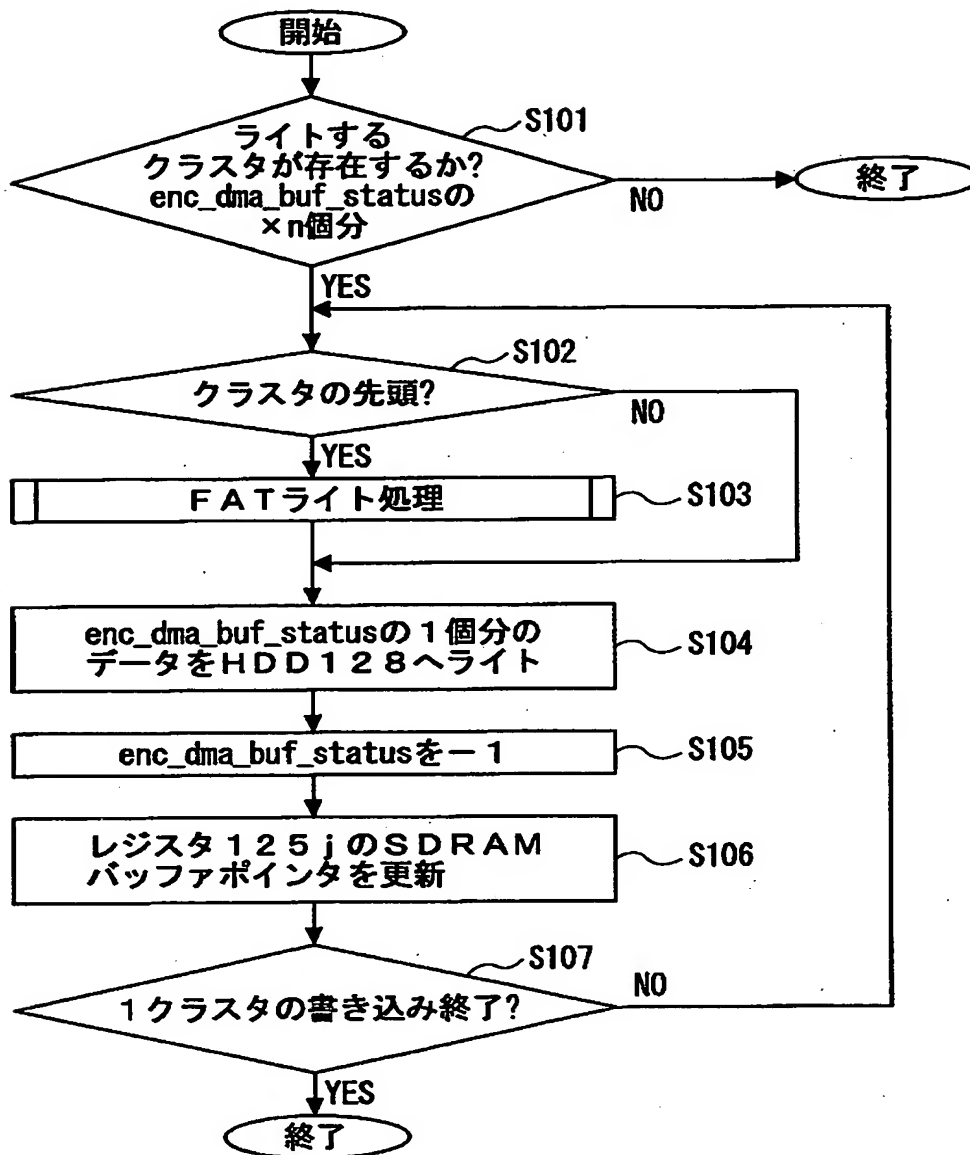
【図 19】

図 11 に示す記録再生装置の遅延割り込みで処理される  
ファイルアクセス処理を示すフローチャート



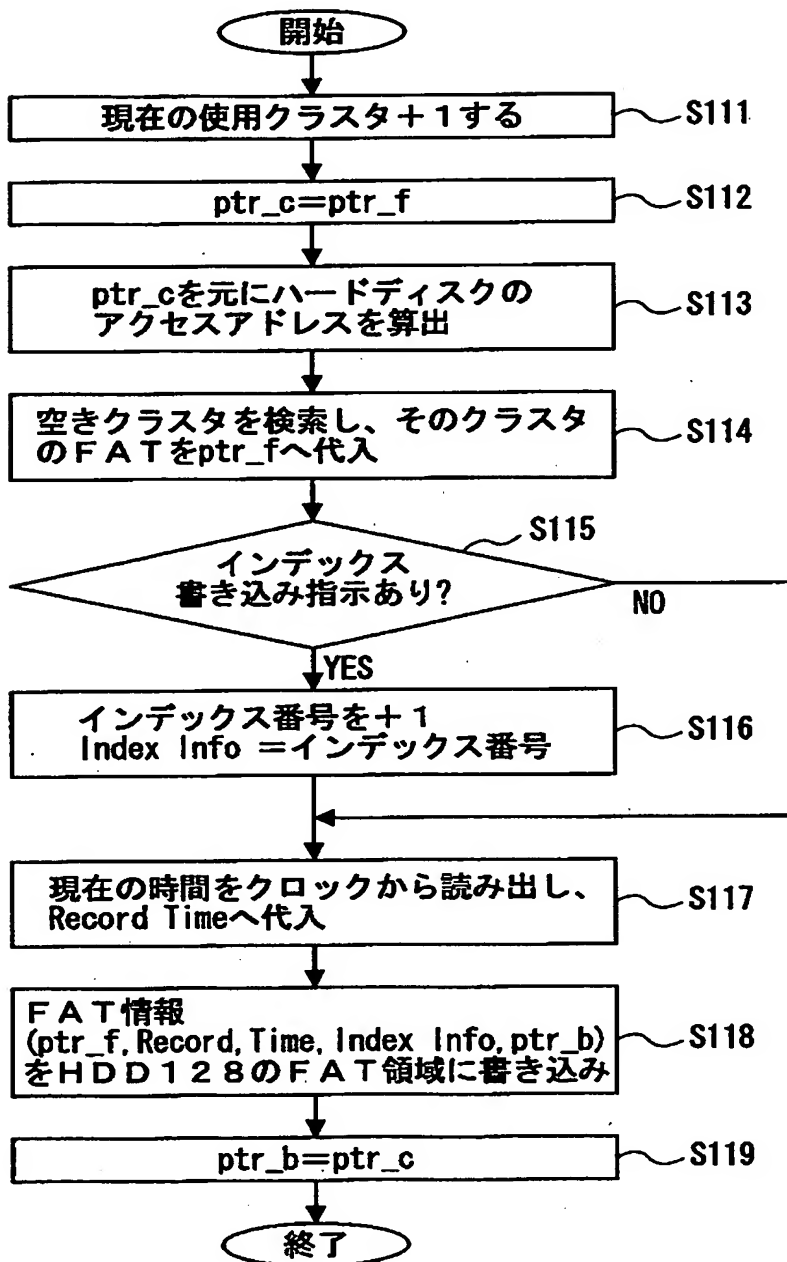
【図 2 0】

図 1 1 に示す記録再生装置のファイルライト処理を示すフローチャート



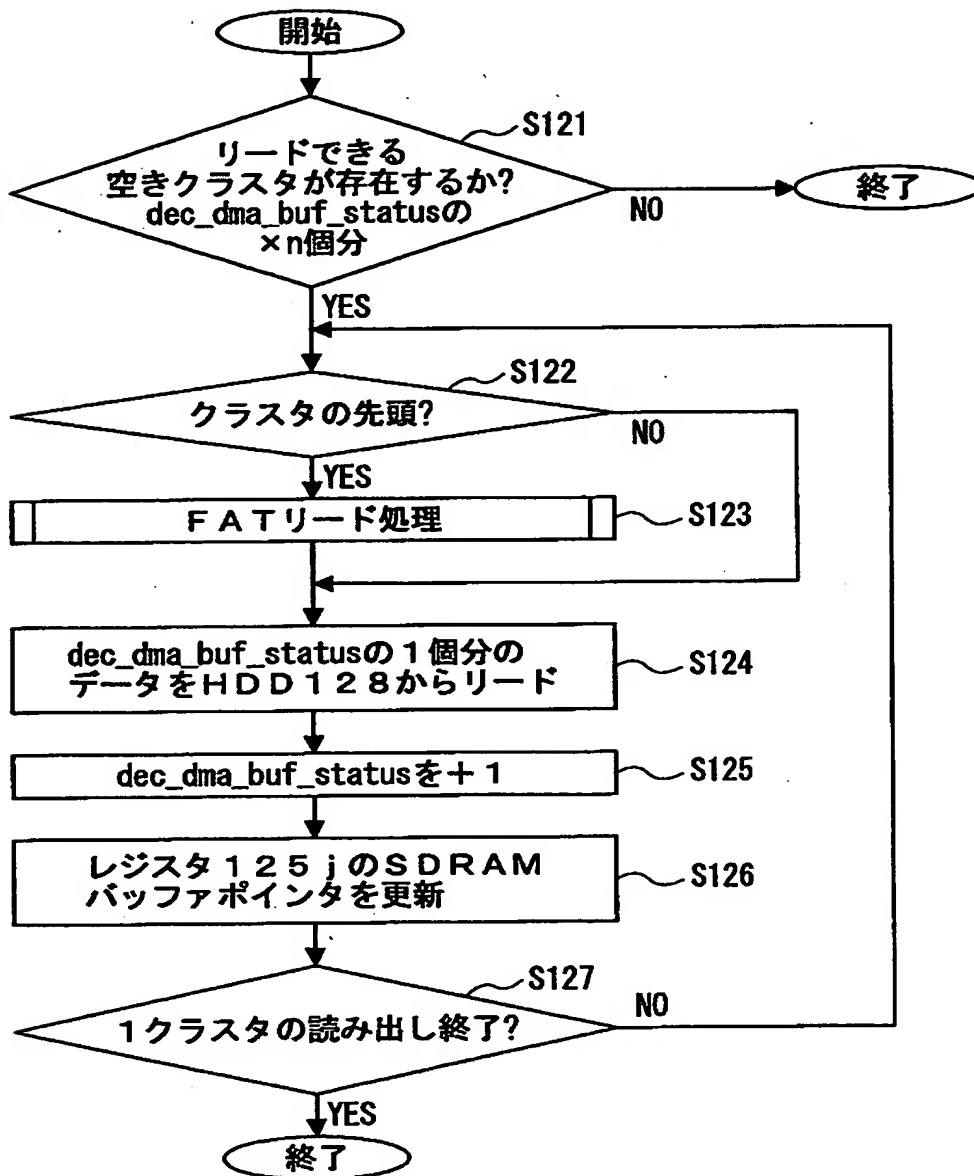
【図 21】

図 11 に示す記録再生装置の F A T 領域 34 への  
ライト処理を示すフローチャート



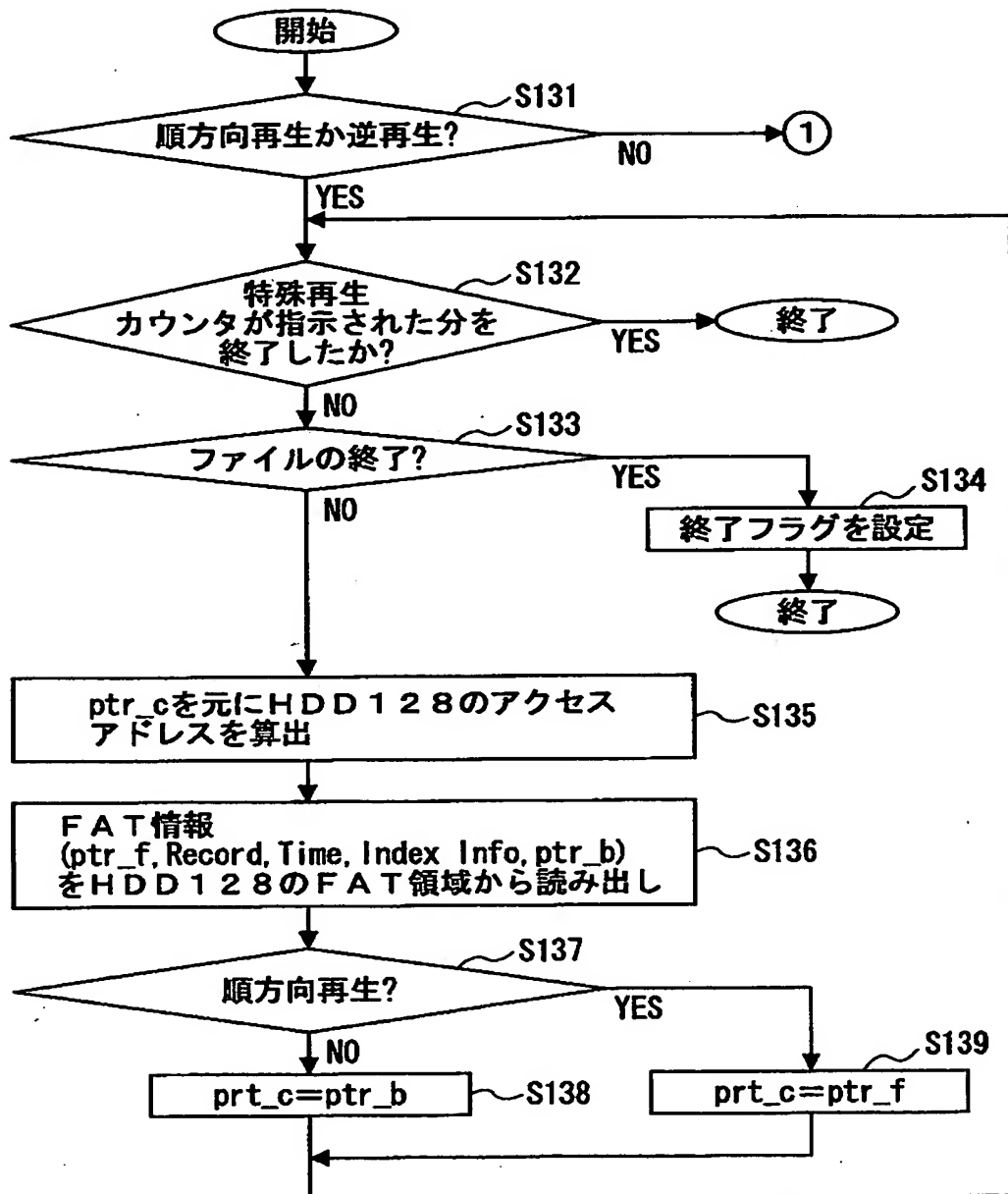
【図 22】

図 11 に示す記録再生装置のファイルリード処理を示すフローチャート



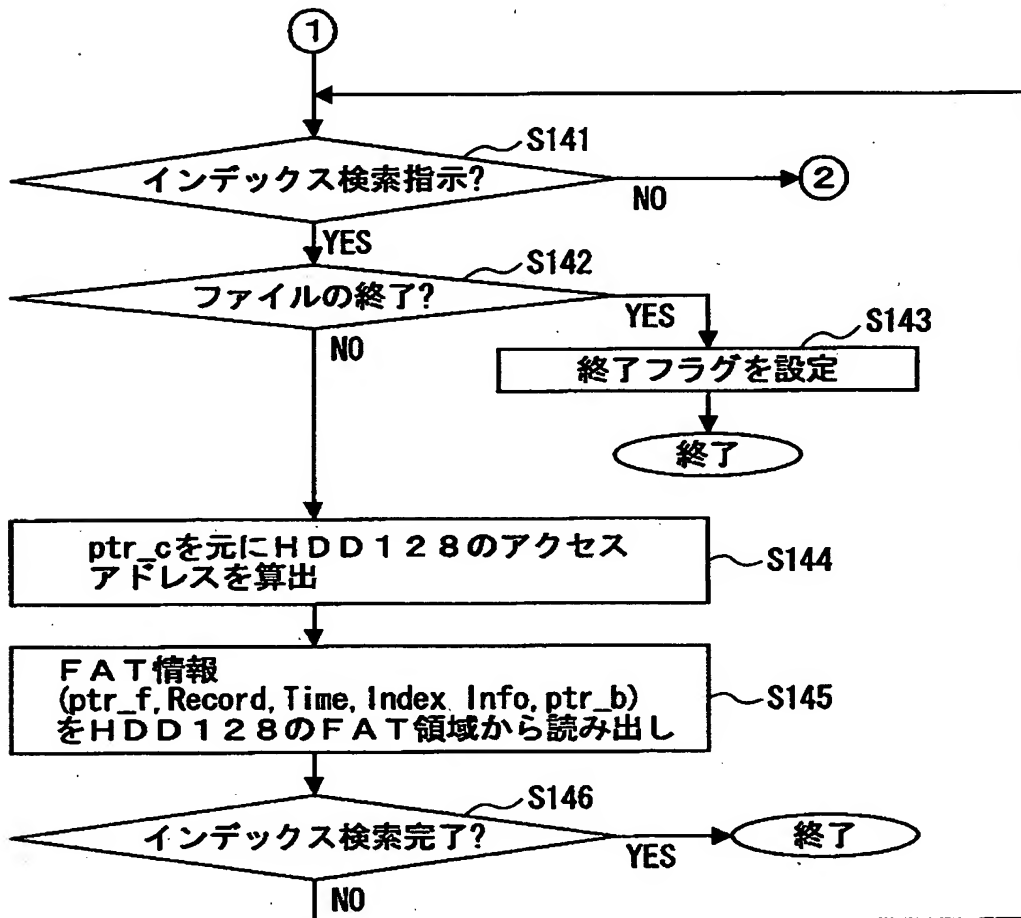
【図 23】

図 11 に示す記録再生装置の F A T リード処理を示すフローチャート



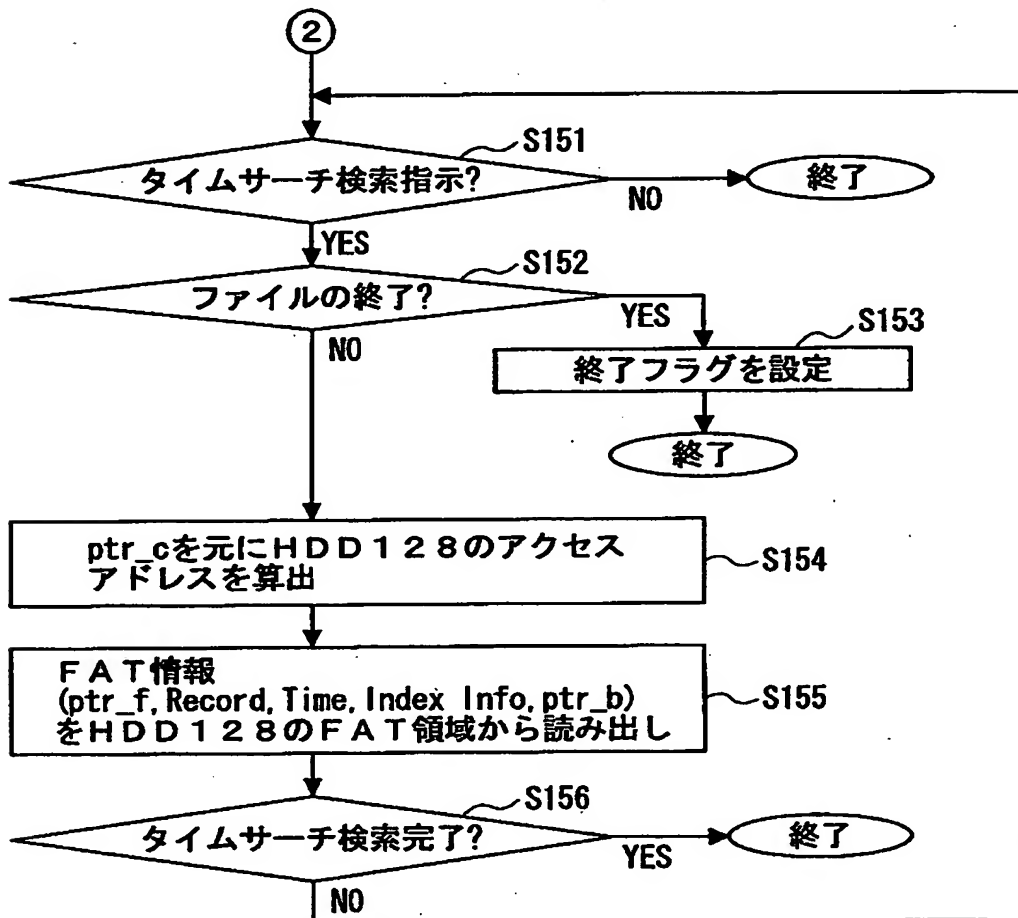
【図 24】

図 1 1 に示す記録再生装置のインデックス検索指示の判断処理を示すフローチャート



【図 25】

図 11 に示す記録再生装置のタイムサーチ検索指示の判断処理を示すフローチャート



【書類名】 要約書

【要約】

【課題】 使い勝手の良い再生方式を具備した記録再生装置を提供する。

【解決手段】 情報を符号化して記録媒体へ記録する記録再生装置において、記録媒体に設けられた所定の管理領域に、情報を符号化した時の時間情報（14 b）、記録単位に付与可能なインデックス情報（14 c）、記録単位を逆方向に連結する逆方向ポインタ（14 d）の少なくとも1つを含む管理情報を記録する。

【選択図】 図7

出 願 人 履 歴 情 報

識別番号 [000005223]

1. 変更年月日	1996年 3月26日
[変更理由]	住所変更
住 所	神奈川県川崎市中原区上小田中4丁目1番1号
氏 名	富士通株式会社